



日 本 国 特 許 庁
JAPAN PATENT OFFICE

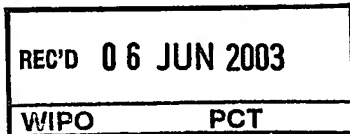
PCT/JP 03/04724
14.04.03

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日
Date of Application:

2003年 4月10日



出 願 番 号
Application Number:

特願2003-105948

[ST.10/C]:

[JP 2003-105948]

出 願 人
Applicant(s):

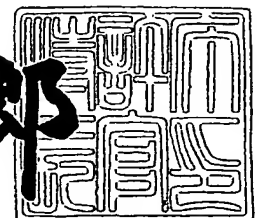
松下電器産業株式会社

**PRIORITY
DOCUMENT**
SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH RULE 17.1(a) OR (b)

2003年 5月20日

特 許 庁 長 官
Commissioner,
Japan Patent Office

太田 信一郎



出証番号 出証特2003-3037274



特 2 0 0 3 - 1 0 5 9 4 8

【書類名】 特許願

【整理番号】 2110040276

【提出日】 平成15年 4月10日

【あて先】 特許庁長官殿

【国際特許分類】 H04H 3/30

【発明者】

【住所又は居所】 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内

【氏名】 山手 万典

【特許出願人】

【識別番号】 000005821

【氏名又は名称】 松下電器産業株式会社

【代理人】

【識別番号】 100098305

【弁理士】

【氏名又は名称】 福島 祥人

【電話番号】 06-6330-5625

【先の出願に基づく優先権主張】

【出願番号】 特願2002-114563

【出願日】 平成14年 4月17日

【先の出願に基づく優先権主張】

【出願番号】 特願2003- 26738

【出願日】 平成15年 2月 4日

【手数料の表示】

【予納台帳番号】 032920

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1



特2003-105948

【物件名】 要約書 1

【包括委任状番号】 0006013

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 映像表示装置

【特許請求の範囲】

【請求項1】 入力された輝度信号に応じた電子ビームを画面上に走査させることにより画面上に輝度分布を生じさせて映像を表示する電子ビーム走査装置と、

前記電子ビーム走査装置に設けられ、前記電子ビームの走査速度を変調するための変調磁界を発生する複数の速度変調コイルと、

前記入力された輝度信号に基づいて前記複数の速度変調コイルにそれぞれ走査速度の変調のための電流を供給する複数の走査速度変調回路とを備えたことを特徴とする映像表示装置。

【請求項2】 前記複数の速度変調コイルは、同一のターン数を有することを特徴とする請求項1記載の映像表示装置。

【請求項3】 前記複数の走査速度変調回路の各々は、前記輝度信号を微分する微分回路を含むことを特徴とする請求項2記載の映像表示装置。

【請求項4】 前記複数の速度変調コイルは、異なるターン数を有することを特徴とする請求項1記載の映像表示装置。

【請求項5】 前記複数の走査速度変調回路の各々は、前記輝度信号を微分する微分回路を含み、

前記複数の走査速度変調回路の前記微分回路は、異なる微分周波数を有し、

より低い微分周波数を有する微分回路がより多いターン数を有する速度変調コイルに組み合わされるように、前記複数の走査速度変調回路が前記複数の速度変調コイルに接続されたことを特徴とする請求項4記載の映像表示装置。

【請求項6】 前記複数の走査速度変調回路は、前記微分回路の前段に低域通過フィルタをさらに含み、

前記複数の走査速度変調回路の前記低域通過フィルタは、異なるカットオフ周波数を有し、

より低いカットオフ周波数を有する低域通過フィルタがより低い微分周波数を有する微分回路に組み合わされるように、前記複数の走査速度変調回路の前記低

域通過フィルタのカットオフ周波数が設定されたことを特徴とする請求項 5 記載の映像表示装置。

【請求項 7】 前記複数の走査速度変調回路は、前記輝度信号にそれぞれ異なる次数の微分を行う微分回路を含み、

より低い次数の微分を行う微分回路がより多いターン数を有する速度変調コイルに組み合わされるように、前記複数の走査速度変調回路が前記複数の速度変調コイルに接続されたことを特徴とする請求項 4 記載の映像表示装置。

【請求項 8】 前記電子ビーム走査装置は、

陰極線管と、

前記陰極線管の電子ビームを水平方向に偏向させる水平偏向装置と、

前記陰極線管の電子ビームを垂直方向に偏向させる垂直偏向装置とを含み、

前記複数の速度変調コイルは、電子ビームの水平方向の走査速度を変調するように配置されたことを特徴とする請求項 1 ～ 7 のいずれかに記載の映像表示装置。

【請求項 9】 入力された輝度信号に応じた電子ビームを画面上に走査させることにより画面上に輝度分布を生じさせて映像を表示する電子ビーム走査装置と、

互いに対向するように前記電子ビーム走査装置に設けられ、前記電子ビームの走査速度を変調するための変調磁界を発生するサドル型の第 1 および第 2 の速度変調コイルと、

前記入力された輝度信号に基づいて前記第 1 および第 2 の速度変調コイルに走査速度の変調のための電流を供給する走査速度変調回路とを備えたことを特徴とする映像表示装置。

【請求項 10】 前記走査速度変調回路は、

前記入力された輝度信号に基づいて走査速度変調信号を生成する信号生成回路と、

前記信号生成回路により生成された走査速度変調信号に基づいて前記第 1 および第 2 の速度変調コイルにそれぞれ走査速度の変調のための電流を供給する第 1 および第 2 の電流供給回路とを含むことを特徴とする請求項 9 記載の映像表示装



置。

【請求項 1 1】 前記第 1 および第 2 の速度変調コイルは、互いに並列に接続され、

前記走査速度変調回路は、

前記入力された輝度信号に基づいて走査速度変調信号を生成する信号生成回路と、

前記信号生成回路により生成された走査速度変調信号に基づいて前記第 1 および第 2 の速度変調コイルに走査速度の変調のための電流を供給する電流供給回路とを含むことを特徴とする請求項 9 記載の映像表示装置。

【請求項 1 2】 前記電子ビーム走査装置は、

陰極線管と、

前記陰極線管の電子ビームを水平方向に偏向させる水平偏向装置と、

前記陰極線管の電子ビームを垂直方向に偏向させる垂直偏向装置とを含み、

前記第 1 および第 2 の速度変調コイルは、電子ビームの水平方向の走査速度を変調するように配置されたことを特徴とする請求項 9 ～ 1 1 のいずれかに記載の映像表示装置。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は、映像の輪郭を補正する機能を有する映像表示装置に関する。

【0 0 0 2】

【従来の技術】

従来より、陰極線管（以下、C R T と略記する）等に表示された映像の輪郭を補正するために電子ビームの走査速度を変調する映像表示装置がある。このような映像表示装置として、例えば、速度変調用信号発生回路が提案されている（特許文献 1 参照）。

【0 0 0 3】

図 1 2 は速度変調用信号発生回路の構成を示すブロック図であり、図 1 3 は図 1 2 の速度変調コイルの形状および構成を示す模式図である。また、図 1 4 は図



1 2 の速度変調用信号発生回路の動作を説明するための波形図である。

【 0 0 0 4 】

図 1 2 の速度変調用信号発生回路 7 0 は、輝度信号処理回路 7 1、色差信号処理回路 7 2、RGB マトリクス回路 7 3、CRT ドライブ回路 7 4、位相補正回路 7 6、微分回路 7 7、速度変調（以下、VM と略記する）ドライブ回路 7 8、CRT 7 5 および速度変調（VM）コイル 7 9 を備える。

【 0 0 0 5 】

図 1 3（a）に示すように、VM コイル 7 9 においては、複数のコイルが直列に接続されている。VM コイル 7 9 を等価回路で表すと、図 1 3（b）のようになる。図 1 3（a）においては、各コイルのターン数が 1 ターンであるように表されているが、通常、各コイルのターン数は 3 ～ 6 ターンである。VM コイル 7 9 には、後述の速度変調電流 VMI が与えられる。

【 0 0 0 6 】

輝度信号処理回路 7 1 および色差信号処理回路 7 2 は遅延回路（図示せず）を有する。

【 0 0 0 7 】

図 1 2 の速度変調用信号発生回路 7 0 において、輝度信号 Y が輝度信号処理回路 7 1 に入力され、色差信号 C が色差信号処理回路 7 2 に入力される。

【 0 0 0 8 】

輝度信号処理回路 7 1 に入力された輝度信号 Y は、所定量遅延されるとともに映像を補正するための処理がなされ、処理された輝度信号 Y が RGB マトリクス回路 7 3 に与えられる。図 1 4（a）に、処理された輝度信号 Y の波形の一例が示されている。

【 0 0 0 9 】

色差信号処理回路 7 2 に入力された色差信号 C は、所定量遅延されるとともに映像を補正するための処理がなされ、処理された色差信号 C が RGB マトリクス回路 7 3 に与えられる。

【 0 0 1 0 】

RGB マトリクス回路 7 3 では、輝度信号 Y および色差信号 C に基づいて赤色



、緑色および青色の各々の輝度に対応した原色信号 E_R 、 E_G 、 E_B が生成される。生成された各種原色信号 E_R 、 E_G 、 E_B は、CRT ドライブ回路 7 4 に与えられる。

【0 0 1 1】

CRT ドライブ回路 7 4 においては、RGB マトリクス回路 7 3 より与えられた原色信号 E_R 、 E_G 、 E_B が増幅される。図 1 4 (b) に原色信号 E_R の波形の一例が示されている。CRT 7 5 においては、原色信号 E_R 、 E_G 、 E_B に基づく電子ビームが出射される。

【0 0 1 2】

これら電子ビームは、水平偏向コイル（図示せず）および垂直偏向コイル（図示せず）により発生される水平偏向磁界および垂直偏向磁界により CRT 7 5 画面上で水平走査および垂直走査される。それにより、CRT 7 5 の画面上に映像の表示が行われる。

【0 0 1 3】

また、輝度信号処理回路 7 1 に入力された輝度信号 Y （図 1 4 (a)）は、映像を補正するための処理がなされるとともに位相補正回路 7 6 に与えられる。位相補正回路 7 6 では、輝度信号 Y の位相が補正される。補正された輝度信号 Y が微分回路 7 7 に与えられる。

【0 0 1 4】

微分回路 7 7 では、輝度信号 Y が 1 次微分されて速度変調信号が生成される。生成された速度変調信号が VM ドライブ回路 7 8 に与えられる。

【0 0 1 5】

VM ドライブ回路 7 8 では、微分回路 7 7 により生成された速度変調信号に基づいて速度変調電流 VM_I が出力される。図 1 4 (c) に、速度変調電流 VM_I の波形の一例が示されている。

【0 0 1 6】

なお、図 1 4 (b)、(c) に示すように、原色信号 E_R の立ち上がりエッジおよび立下りエッジと速度変調電流 VM_I のピーク位置およびボトム位置とが一致するように、輝度信号処理回路 7 1 における輝度信号 Y の遅延時間および色差



信号処理回路 7 2 における色差信号 C の遅延時間が設定されている。

【 0 0 1 7 】

VMドライブ回路 7 8 から出力される速度変調電流 VMI は、VMコイル 7 9 に供給される。これにより、VMコイル 7 9 から速度変調磁界が発生される。

【 0 0 1 8 】

図 1 4 (d) に、水平偏向コイル (図示せず) により発生される水平偏向磁界と図 1 4 (c) の速度変調電流 VMI に基づいて VMコイル 7 9 により発生される速度変調磁界とを合成した磁界 MT を示す。

【 0 0 1 9 】

図 1 4 (d) によれば、水平偏向コイルにより発生される水平偏向磁界は図 1 4 (c) の速度変調電流 VMI に対応して P 点および Q 点において局部的に変化している。これにより、電子ビームの水平走査速度が局部的に変調される。

【 0 0 2 0 】

その結果、CRT 7 5 の画面上の輝度分布は、輝度信号 Y の変化に応じて急峻に変化し、映像の輪郭補正が行われる。この場合の CRT 7 5 の画面上の輝度分布 LU が図 1 4 (e) に示されている。

【 0 0 2 1 】

以上のように電子ビームの水平走査速度を変調することにより、鮮明な輪郭の表示が行われる。

【 0 0 2 2 】

【特許文献 1】

特開平 1 - 2 9 1 7 3 号公報

【特許文献 2】

特開平 5 - 7 6 0 1 7 号公報

【特許文献 3】

特開平 7 - 1 3 5 5 7 6 号公報

【特許文献 4】

特開平 8 - 6 5 5 3 8 号公報

【 0 0 2 3 】

【発明が解決しようとする課題】

ところで、図12の速度変調用信号発生回路70において、速度変調信号は、輝度信号Yを1次微分することにより得られるため、非常に急峻な立ち上がりおよび立ち下がりを含む。換言すれば、速度変調信号は、高い周波数成分を含む。

【0024】

しかしながら、VMドライブ回路78の周波数特性により、以下に説明するように、VMドライブ回路78が追従できる速度変調信号の周波数には制限がある。通常、VMドライブ回路78は数MHz程度までしか追従できない。

【0025】

ここで、VMコイル79のインダクタンスをLとし、VMコイル79に供給する速度変調電流VM Iの電流値をIとし、VMコイル79に供給する速度変調電流VM Iの周波数をfとした場合、VMドライブ回路78の出力電圧（以下、ドライブ電圧と呼ぶ） V_L は、下記式（1）により表される。

【0026】

$$V_L = 2\pi f L I \quad \dots (1)$$

式（1）において、VMドライブ回路78によりVMコイル79に印加すべきドライブ電圧 V_L は、VMコイル79に供給する速度変調電流VM Iの周波数fに依存する。すなわち、速度変調電流VM Iの周波数fを増加させるためには、ドライブ電圧 V_L を増加させる必要がある。しかしながら、ドライブ電圧 V_L はそのVMドライブ回路78に内蔵されるトランジスタの耐圧により制限される。そのため、速度変調信号の周波数が高くなると、VMドライブ回路78によりVMコイル79に印加すべき電圧がドライブ電圧 V_L の上限を超えてしまう。

【0027】

また、VMコイル79は、インダクタンス成分とともに、浮遊容量および線間容量からなるキャパシタンス成分を有している。それにより、VMコイル79はインダクタンス成分およびキャパシタンス成分によるローパスフィルタ特性を有する。この場合、VMコイル79のインダクタンス成分が大きいほど、ローパスフィルタ特性のカットオフ周波数が低くなる。

【 0 0 2 8 】

これらの結果、速度変調信号の周波数がある値を超えると、VMドライブ回路78が速度変調信号の周波数に追従することができない。すなわち、速度変調電流VM I が速度変調信号の周波数に追従することができない。

【 0 0 2 9 】

例えば、VMコイル79のインダクタンスを $5\mu\text{H}$ とし、VMコイル79に供給する電流を 1A p-p とする。この場合、速度変調信号の周波数が 1MHz 、 10MHz および 100MHz であるとき、VMドライブ回路78によりVMコイル79に印加すべき電圧は上式(1)からそれぞれ 31.4V p-p 、 314V p-p および 3140V p-p となる。このように、VMドライブ回路78によりVMコイル79に印加すべき電圧は、速度変調信号の周波数の増加に伴って増加する。

【 0 0 3 0 】

VMドライブ回路78のドライブ電圧 V_L の上限が 140V p-p 程度であるとする、速度変調信号の周波数が 10MHz および 100MHz のときに、VMコイル79に印加すべき電圧がVMドライブ回路78のドライブ電圧 V_L の上限を大きく超えてしまう。そのため、VMドライブ回路78が速度変調信号の周波数に追従できない。その結果、高周波成分を含む映像の輪郭を鮮明に表示することができない。

【 0 0 3 1 】

本発明の目的は、高周波成分を含む映像の輪郭補正を行うことができる映像表示装置を提供することである。

【 0 0 3 2 】

【課題を解決するための手段】

第1の発明に係る映像表示装置は、入力された輝度信号に応じた電子ビームを画面上に走査させることにより画面上に輝度分布を生じさせて映像を表示する電子ビーム走査装置と、電子ビーム走査装置に設けられ、電子ビームの走査速度を変調するための変調磁界を発生する複数の速度変調コイルと、入力された輝度信号に基づいて複数の速度変調コイルにそれぞれ走査速度の変調のための電流を供

給する複数の走査速度変調回路とを備えたものである。

【 0 0 3 3 】

本発明に係る映像表示装置においては、電子ビーム走査装置により、入力された輝度信号に応じた電子ビームが画面上に走査され、画面上に輝度分布が生じることにより、映像が表示される。また、複数の走査速度変調回路により複数の速度変調コイルにそれぞれ走査速度の変調のための電流が供給される。それにより、複数の速度変調コイルからそれぞれ変調磁界が発生され、電子ビームの走査速度が変調される。

【 0 0 3 4 】

この場合、複数の速度変調コイルが設けられることにより、各速度変調コイルのインダクタンスを小さくすることができるので、各速度変調コイルに印加すべき電圧を低減することができるとともに、各速度変調コイルのカットオフ周波数を高めることができる。それにより、各走査速度変調回路が高い周波数に追従することができる。

【 0 0 3 5 】

したがって、輝度信号が高周波成分を含む場合でも、速度変調機能の能力を低下させることなく、高い周波数領域においても電子ビームの走査速度を変調することが可能となり、高周波成分を含む映像の輪郭補正を行うことができる。その結果、高い周波数成分を有する映像を鮮明に表示することができる。

【 0 0 3 6 】

複数の速度変調コイルは、同一のターン数を有してもよい。この場合、同一のターン数を有する複数の速度変調コイルにそれぞれ走査速度の変調のための電流が供給される。それにより、各速度変調コイルのインダクタンスを小さくすることが可能となる。

【 0 0 3 7 】

複数の走査速度変調回路の各々は、輝度信号を微分する微分回路を含んでもよい。この場合、複数の走査速度変調回路の各々に入力される輝度信号が微分回路により微分され、微分波形に基づく電流が複数の速度変調コイルの各々に供給される。それにより、映像の輪郭が強調される。

【 0 0 3 8 】

複数の速度変調コイルは、異なるターン数を有してもよい。この場合、異なるターン数を有する複数の速度変調コイルにそれぞれ走査速度の変調のための電流が供給される。それにより、各速度変調コイルのインダクタンスを小さくすることが可能になるとともに、種々の周波数領域の輝度信号に基づく速度変調を行うことができる。その結果、輝度信号の周波数に応じた詳細な輪郭補正が可能となり、種々の周波数成分を有する映像を鮮明に表示することができる。

【 0 0 3 9 】

複数の走査速度変調回路の各々は、輝度信号を微分する微分回路を含み、複数の走査速度変調回路の微分回路は、異なる微分周波数を有し、より低い微分周波数を有する微分回路がより多いターン数を有する速度変調コイルに組み合わせられるように、複数の走査速度変調回路が複数の速度変調コイルに接続されてもよい。

【 0 0 4 0 】

この場合、複数の走査速度変調回路の各々に入力される輝度信号がその周波数に応じて複数の微分回路のいずれかにより微分され、微分波形に基づく電流が対応する速度変調コイルに供給される。それにより、映像の輪郭が強調される。

【 0 0 4 1 】

特に、輝度信号が低い周波数を有する場合には、速度変調コイルのターン数が多く、すなわち、インダクタンスが大きな場合であっても、走査速度変調回路が輝度信号の周波数に追従することができる。逆に、輝度信号が高い周波数を有する場合には、速度変調コイルのターン数を小さくし、すなわち、インダクタンスを小さくすることにより、走査速度変調回路が輝度信号の周波数に追従することができる。したがって、より低い微分周波数を有する微分回路がより多いターン数を有する速度変調コイルに組み合わせられることにより、広い周波数領域の輝度信号に基づく速度変調を行うことが可能となる。その結果、輝度信号の周波数に応じた詳細な輪郭補正が可能となり、種々の周波数成分を有する映像を鮮明に表示することができる。

【 0 0 4 2 】

複数の走査速度変調回路は、微分回路の前段に低域通過フィルタをさらに含み、複数の走査速度変調回路の低域通過フィルタは、異なるカットオフ周波数を有し、より低いカットオフ周波数を有する低域通過フィルタがより低い微分周波数を有する微分回路に組み合わされるように、複数の走査速度変調回路の低域通過フィルタのカットオフ周波数が設定されてもよい。

【 0 0 4 3 】

この場合、微分回路の前段において、複数の走査速度変調回路の各々に入力される輝度信号は、異なるカットオフ周波数を有する低域通過フィルタにより所定の周波数領域がカットされる。

【 0 0 4 4 】

特に、より低いカットオフ周波数を有する低域通過フィルタを通過した輝度信号は、より低い微分周波数を有する微分回路に与えられる。これにより輝度信号の低い周波数成分が強調される。逆に、より高いカットオフ周波数を有する低域通過フィルタを通過した輝度信号は、より高い微分周波数を有する微分回路に与えられる。これにより輝度信号の高い周波数成分が強調される。

【 0 0 4 5 】

したがって、輝度信号が種々の周波数成分を有する場合でも、その周波数成分が強調された輪郭の補正を行うことができる。その結果、輝度信号の周波数に応じた詳細な輪郭補正が可能となり、種々の周波数成分を有する映像を鮮明に表示することができる。

【 0 0 4 6 】

複数の走査速度変調回路は、輝度信号にそれぞれ異なる次数の微分を行う微分回路を含み、より低い次数の微分を行う微分回路がより多いターン数を有する速度変調コイルに組み合わされるように、複数の走査速度変調回路が複数の速度変調コイルに接続されてもよい。

【 0 0 4 7 】

この場合、複数の走査速度変調回路の各々に入力される輝度信号は、輝度信号にそれぞれ異なる次数の微分を行う微分回路により、それぞれ異なる次数の微分が行われる。

【0048】

特に、より低い次数の微分を行う微分回路により得られた微分波形は低い周波数を有する。この場合、より多いターン数を有する速度変調コイルに接続された走査速度変調回路は輝度信号の周波数に追従することができる。

【0049】

また、より高い次数の微分を行う微分回路により得られた微分波形は高い周波数を有する。この場合、より少ないターン数を有する速度変調コイルに接続された走査速度変調回路は輝度信号の周波数に追従することができる。

【0050】

このように、より低い次数の微分を行う微分回路がより多いターン数を有する速度変調コイルに組み合わされることにより、広い周波数領域の輝度信号について、映像の輪郭を強調することができる。その結果、輝度信号の周波数に応じた強力な輪郭補正が可能となり、種々の周波数成分を有する映像を鮮明に表示することができる。

【0051】


電子ビーム走査装置は、陰極線管と、陰極線管の電子ビームを水平方向に偏向させる水平偏向装置と、陰極線管の電子ビームを垂直方向に偏向させる垂直偏向装置とを含み、複数の速度変調コイルは、電子ビームの水平方向の走査速度を変調するように配置されてもよい。

【0052】

この場合、陰極線管において、水平偏向装置により電子ビームが水平方向に偏向され、垂直偏向装置により電子ビームが垂直方向に偏向される。これにより、陰極線管の画面上に映像が表示される。また、複数の速度変調コイルにより、電子ビームの水平方向の走査速度が変調される。これにより、映像の輪郭補正が行われ、輪郭の強調された鮮明な映像が表示される。

【0053】

第2の発明に係る映像表示装置は、入力された輝度信号に応じた電子ビームを画面上に走査させることにより画面上に輝度分布を生じさせて映像を表示する電子ビーム走査装置と、互いに対向するように電子ビーム走査装置に設けられ、電



子ビームの走査速度を変調するための変調磁界を発生するサドル型の第1および第2の速度変調コイルと、入力された輝度信号に基づいて第1および第2の速度変調コイルに走査速度の変調のための電流を供給する走査速度変調回路とを備えたものである。

【0054】

本発明に係る映像表示装置においては、電子ビーム走査装置により、入力された輝度信号に応じた電子ビームが画面上に走査され、画面上に輝度分布が生じることにより、映像が表示される。また、走査速度変調回路により、互いに対向するように電子ビーム走査装置に設けられたサドル型の第1および第2の速度変調コイルに輝度信号に基づく走査速度の変調のための電流が供給される。それにより、複数の速度変調コイルからそれぞれ変調磁界が発生され、電子ビームの走査速度が変調される。

【0055】

この場合、サドル型の第1および第2の速度変調コイルが設けられることにより、各速度変調コイルのインダクタンスを小さくすることができるので、各変調コイルに印加すべき電圧を低減することができるのと同時に、各速度変調コイルのカットオフ周波数を高めることができる。それにより、走査速度変調回路が高い周波数に追従することができる。したがって、輝度信号が高周波成分を含む場合でも、電子ビームの走査速度を変調することが可能となる。その結果、高周波成分を含む映像の輪郭補正を行うことができ、高い周波数成分を有する映像を鮮明に表示することができる。

【0056】

走査速度変調回路は、入力された輝度信号に基づいて走査速度変調信号を生成する信号生成回路と、信号生成回路により生成された走査速度変調信号に基づいて第1および第2の速度変調コイルにそれぞれ走査速度の変調のための電流を供給する第1および第2の電流供給回路とを含んでもよい。

【0057】

この場合、信号生成回路により入力された輝度信号に基づいて走査速度変調信号が生成され、第1および第2の電流供給回路により走査速度変調信号に基づく

走査速度の変調のための電流が第1および第2の速度変調コイルに供給される。

【0058】

これにより、第1および第2の電流供給回路が第1および第2の速度変調コイルに印加すべき電圧を低減することができる。したがって、第1および第2の電流供給回路が高い周波数に追従することができる。これにより、輝度信号が高周波成分を含む場合でも、電子ビームの走査速度を変調することが可能となる。その結果、高周波成分を含む映像の輪郭補正を行うことができ、高い周波数成分を有する映像を鮮明に表示することができる。

【0059】

第1および第2の速度変調コイルは、互いに並列に接続され、走査速度変調回路は、入力された輝度信号に基づいて走査速度変調信号を生成する信号生成回路と、信号生成回路により生成された走査速度変調信号に基づいて第1および第2の速度変調コイルに走査速度の変調のための電流を供給する電流供給回路とを含んでもよい。

【0060】

この場合、走査速度変調回路において、信号生成回路により入力された輝度信号に基づく走査速度変調信号が生成され、電流供給回路により走査速度変調信号に基づく電流が互いに並列に接続された第1および第2の速度変調コイルに供給される。第1および第2の速度変調コイルに走査速度変調信号に基づく電流が供給されることにより、走査速度の変調が行われる。

【0061】

特に、第1および第2の速度変調コイルが並列に設けられることにより、第1および第2の速度変調コイルの合成インダクタンスが小さくなるので、第1および第2の速度変調コイルに印加すべき電圧が低減できるとともに、第1および第2の速度変調コイルのカットオフ周波数を高めることができる。それにより、走査速度変調回路が高い周波数に追従することができる。その結果、高周波成分を含む映像の輪郭補正を行うことができ、高い周波数成分を有する映像を鮮明に表示することができる。

【0062】

電子ビーム走査装置は、陰極線管と、陰極線管の電子ビームを水平方向に偏向させる水平偏向装置と、陰極線管の電子ビームを垂直方向に偏向させる垂直偏向装置とを含み、第1および第2の速度変調コイルは、電子ビームの水平方向の走査速度を変調するように配置されてもよい。

【0063】

この場合、陰極線管において、水平偏向装置により電子ビームが水平方向に偏向され、垂直偏向装置により電子ビームが垂直方向に偏向される。これにより、陰極線管の画面上に映像が表示される。また、第1および第2の速度変調コイルにより、電子ビームの水平方向の走査速度が変調される。これにより、映像の輪郭補正が行われる。したがって、輪郭の強調された映像を得ることができる。

【0064】

【発明の実施の形態】

以下、本発明の実施の形態について、図1～図11に基づき説明する。

【0065】

（第1の実施の形態）

図1は第1の実施の形態に係る映像表示装置の構成を示すブロック図であり、図2は図1の映像表示装置の動作を説明するための波形図である。

【0066】

第1の実施の形態に係る映像表示装置100は、輝度信号処理回路1、色差信号処理回路2、RGBマトリクス回路3、陰極線管（以下、CRTと略記する）ドライブ回路4、CRT5、複数の速度変調（以下、VMと略記する）コイル20₁～20_n（nは2以上の整数）、複数の走査速度変調回路ブロック50₁～50_n（nは2以上の整数）、水平偏向回路90、垂直偏向回路91、水平偏向コイル92および垂直偏向コイル93を備える。

【0067】

走査速度変調回路ブロック50₁～50_nの各々は、位相補正回路11、微分回路12およびVMドライブ回路13を備え、VMコイル20₁～20_nの各々と個別に接続されている。また、VMコイル20₁～20_n、水平偏向コイル92および垂直偏向コイル93は、CRT5に取り付けられている。

【 0 0 6 8 】

なお、本実施の形態において、複数の走査速度変調回路ブロック $50_1 \sim 50_n$ の各々は同一の構成および性能を有し、複数の VM コイル $20_1 \sim 20_n$ の各々は同一のターン数を有する。

【 0 0 6 9 】

輝度信号処理回路 1 および色差信号処理回路 2 は遅延回路（図示せず）を有する。

【 0 0 7 0 】

図 1 の映像表示装置 1 0 0 において、輝度信号 Y 0 が輝度信号処理回路 1 に入力され、色差信号 C 0 が色差信号処理回路 2 に入力される。また、水平同期信号 H S および垂直同期信号 V S が水平偏向回路 9 0 に入力され、垂直同期信号 V S が垂直偏向回路 9 1 に入力される。

【 0 0 7 1 】

輝度信号処理回路 1 に入力された輝度信号 Y 0 は、所定量遅延されるとともに映像を補正するための処理がなされ、処理された輝度信号 Y 0 が RGB マトリクス回路 3 に与えられる。図 2 (a) に、処理された輝度信号 Y 0 の波形の一例が示されている。

【 0 0 7 2 】


色差信号処理回路 2 に入力された色差信号 C 0 は、所定量遅延されるとともに映像を補正するための処理がなされ、RGB マトリクス回路 3 に与えられる。

【 0 0 7 3 】

RGB マトリクス回路 3 では、輝度信号 Y 0 および色差信号 C 0 に基づいて赤色、緑色および青色の各々の輝度に対応した原色信号 E R, E G, E B が生成される。生成された原色信号 E R, E G, E B は、CRT ドライブ回路 4 に与えられる。

【 0 0 7 4 】

CRT ドライブ回路 4 においては、RGB マトリクス回路 3 から与えられた原色信号 E R, E G, E B が増幅される。図 2 (b) に、原色信号 E R の波形の一例が示されている。CRT 5 においては、原色信号 E R, E G, E B に基づく電



子ビームが出射される。

【 0 0 7 5 】

水平偏向回路 9 0 は、入力された水平同期信号 H S および垂直同期信号 V S に基づいて水平偏向電流 H A L を生成し、水平偏向コイル 9 2 に与える。これにより、水平偏向コイル 9 2 から水平偏向磁界が発生される。その結果、上記電子ビームが画面上で水平走査される。

【 0 0 7 6 】

垂直偏向回路 9 1 は、入力された垂直同期信号 V S に基づいて垂直偏向電流 V A L を生成し、垂直偏向コイル 9 3 に与える。これにより、垂直偏向コイル 9 3 から垂直偏向磁界が発生される。その結果、上記電子ビームが画面上で垂直走査される。それにより、C R T 5 の画面上に映像の表示が行われる。

【 0 0 7 7 】

また、輝度信号処理回路 1 により処理された輝度信号 Y 0 (図 2 (a)) は、走査速度変調回路ブロック 5 0 ₁ ~ 5 0 _n の位相補正回路 1 1 に与えられる。位相補正回路 1 1 では、輝度信号 Y 0 の位相が補正される。補正された輝度信号 Y 0 が微分回路 1 2 に与えられる。

【 0 0 7 8 】

微分回路 1 2 では、輝度信号 Y 0 が 1 次微分されて速度変調信号が生成される。生成された速度変調信号が V M ドライブ回路 1 3 に与えられる。

【 0 0 7 9 】

V M ドライブ回路 1 3 では、微分回路 1 2 により生成された速度変調信号に基づいて速度変調電流 V M I が出力される。図 2 (c) に、速度変調電流 V M I の波形の一例が示されている。

【 0 0 8 0 】

なお、図 2 (b) , (c) に示すように、原色信号 E R の立ち上がりエッジおよび立下りエッジと速度変調電流 V M I のピーク位置およびボトム位置とが一致するように、輝度信号処理回路 1 における輝度信号 Y 0 の遅延時間および色差信号処理回路 2 における色差信号 C 0 の遅延時間が設定されている。

【 0 0 8 1 】

走査速度変調回路ブロック $50_1 \sim 50_n$ の VM ドライブ回路 13 から出力される速度変調電流 $VM I$ は、それぞれ VM コイル $20_1 \sim 20_n$ に供給される。これにより、VM コイル $20_1 \sim 20_n$ から速度変調磁界が発生される。

【0082】

図 2 (d) に、水平偏向コイル 92 により発生される水平偏向磁界と図 2 (c) の速度変調電流 $VM I$ に基づいて VM コイル $20_1 \sim 20_n$ により発生される速度変調磁界とを合成した磁界 $MT 1$ を示す。

【0083】

図 2 (d) によれば、水平偏向コイル 92 により発生される水平偏向磁界は図 2 (c) の速度変調電流 $VM I$ に対応して P 点および Q 点において局部的に変化している。これにより、電子ビームの水平走査速度が局部的に変調される。

【0084】

その結果、CRT 5 の画面上の輝度分布は、輝度信号 $Y 0$ の変化に応じて急峻に変化し、映像の輪郭補正が行われる。この場合の CRT 5 の画面上の輝度分布 $LU 1$ が図 2 (e) に示されている。

【0085】

本実施の形態では、複数の走査速度変調回路ブロック $50_1 \sim 50_n$ および複数の VM コイル $20_1 \sim 20_n$ が設けられることにより、後述するように、輝度信号 $Y 0$ の立ち上がりおよび立ち下がりが急峻な輪郭部分でも鮮明な輪郭の表示が行われる。

【0086】

ここで、VM コイルによる電子ビームの速度変調の程度をアンペアターン (VM コイルに流れる電流 \times VM コイルのターン数) で表す。

【0087】

n 個の VM コイル $20_1 \sim 20_n$ を用いて所定のアンペアターンを実現する場合、VM コイル $20_1 \sim 20_n$ の各々のターン数を、1 つの VM コイルを用いた場合に比べて $1/n$ にすることができる。それにより、VM コイル $20_1 \sim 20_n$ の各々のインダクタンスを $1/n$ にすることができる。

【0088】

例えば、4 アンペアターンを実現する場合を考える。1 つの VM コイルを用いる場合、その VM コイルのターン数を 4 として $1 A_{p-p}$ の電流を供給する。これに対し、4 つの VM コイルを用いる場合には、各 VM コイルのターン数を 1 として $1 A_{p-p}$ の電流を供給する。これにより、4 アンペアターンを実現することができる。

【0089】

このように、4 つの VM コイルを用いる場合、1 つの VM コイルを用いる場合に比べて、各 VM コイルのターン数を $1/4$ にすることができる。すなわち、各 VM コイルのインダクタンスを $1/4$ にすることができる。

【0090】

本実施の形態に係る映像表示装置 100 においては、複数の走査速度変調回路ブロック $50_1 \sim 50_n$ および複数の VM コイル $20_1 \sim 20_n$ が設けられることにより、上述のように VM コイル $20_1 \sim 20_n$ の各々のインダクタンスを $1/n$ に小さくすることができる。

【0091】

この場合、VM コイル $20_1 \sim 20_n$ の各々に印加すべき電圧が低減されるとともに、VM コイル $20_1 \sim 20_n$ の各々のカットオフ周波数が高められる。これにより、速度変調信号の周波数が高い場合でも、各 VM ドライブ回路 13 が速度変調信号の周波数に追従することができる。すなわち、VM コイル $20_1 \sim 20_n$ の各々に供給する速度変調電流 VMI が速度変調信号に追従することができる。したがって、速度変調機能の能力を低下させることなく、高い周波数領域においても電子ビームの水平走査速度を変調することが可能となり、高周波成分を含む映像の輪郭補正を行うことができる。その結果、高い周波数成分を有する映像を鮮明に表示することができる。

【0092】

(第 2 の実施の形態)

図 3 は、第 2 の実施の形態に係る映像表示装置の構成を示すブロック図である。

【0093】

第2の実施の形態に係る映像表示装置100は、第1の実施の形態に係る複数のVMコイル $20_1 \sim 20_n$ に代えて、複数のVMコイル $21_1 \sim 21_n$ （ n は2以上の整数）を備える点を除き第1の実施の形態に係る映像表示装置100と同様の構成を有する。

【0094】

VMコイル $21_1 \sim 21_n$ の各々のターン数はそれぞれ異なり、VMコイル 21_n のターン数はVMコイル 21_{n-1} のターン数より少ない。図3においては、VMコイル $21_1 \sim 21_n$ 各々のターン数が斜線の本数により示されている。図3のVMコイル 21_1 は3ターンであり、VMコイル 21_n は1ターンである。

【0095】

VMコイル $21_1 \sim 21_n$ の各々のインダクタンスは、VMコイル $21_1 \sim 21_n$ の各々のターン数に比例する。つまり、VMコイルのターン数が多いほど、そのVMコイルのインダクタンスは大きい。また、VMコイルのターン数が少ないほど、そのVMコイルのインダクタンスは小さい。

【0096】

本実施の形態に係る映像表示装置100においては、速度変調信号の周波数が低い場合には、ターン数が多いVMコイルにより速度変調が好適に行われ、速度変調信号の周波数が高い場合には、ターン数が少ないVMコイルにより速度変調が好適に行われる。したがって、種々の周波数領域において、電子ビームの水平走査速度を変調することが可能となり、輝度信号の周波数に応じた詳細な輪郭補正が可能となる。その結果、種々の周波数成分を有する映像を鮮明に表示することが可能となる。

【0097】

なお、すべてのVMコイル $21_1 \sim 21_n$ のターン数がそれぞれ異ならなくてもよく、VMコイル $21_1 \sim 21_n$ のうちの一部が同一のターン数を有してもよい。

【0098】

（第3の実施の形態）

図4は、第3の実施の形態に係る映像表示装置の構成を示すブロック図である

【 0 0 9 9 】

第 3 の実施の形態に係る映像表示装置 1 0 0 は、第 2 の実施の形態に係る複数の微分回路 1 2 に代えて、複数の微分回路 $1 2_1 \sim 1 2_n$ (n は 2 以上の整数) を備える点を除き第 2 の実施の形態に係る映像表示装置 1 0 0 と同様の構成を有する。

【 0 1 0 0 】

微分回路 $1 2_1 \sim 1 2_n$ は、それぞれ異なる微分周波数を有する。微分回路 $1 2_n$ の微分周波数は、微分回路 $1 2_{n-1}$ の微分周波数よりも高い。

【 0 1 0 1 】

すなわち、 n が 2 の場合、微分回路 $1 2_1$ は低い周波数の輝度信号 $Y 0$ を 1 次微分するように設定され、微分回路 $1 2_2$ は高い周波数の輝度信号 $Y 0$ を 1 次微分するように設定される。

【 0 1 0 2 】

微分回路 $1 2_1 \sim 1 2_n$ を備える走査速度変調回路ブロック $5 0_1 \sim 5 0_n$ の各々は、第 2 の実施の形態と同様の VM コイル $2 1_1 \sim 2 1_n$ に接続される。この場合、より低い微分周波数を有する微分回路を備える走査速度変調回路ブロックがよりターン数の多い VM コイルに接続され、より高い微分周波数を有する微分回路を備える走査速度変調回路ブロックがよりターン数の少ない VM コイルに接続される。

【 0 1 0 3 】

例えば、 n が 2 の場合、微分周波数が低い微分回路 $1 2_1$ を備える走査速度変調回路ブロック $5 0_1$ は、ターン数の多い VM コイル $2 1_1$ に接続される。

【 0 1 0 4 】

また、微分周波数が高い微分回路 $1 2_2$ を備える走査速度変調回路ブロック $5 0_2$ は、ターン数の少ない VM コイル $2 1_2$ と接続される。

【 0 1 0 5 】

このように、微分周波数が低い微分回路とターン数の多い VM コイルとの組合せにより、低周波領域における電子ビームの走査速度変調を行うことができ、微

分周波数が高い微分回路とターン数の少ないVMコイルとの組合せにより、高周波領域における電子ビームの走査速度変調を行うことができる。したがって、種々の周波数領域において電子ビームの水平走査速度を変調することが可能となり、輝度信号の周波数に応じた詳細な輪郭補正が可能となる。その結果、種々の周波数成分を有する映像を鮮明に表示することが可能となる。

【0106】

なお、すべての微分回路 $12_1 \sim 12_n$ の微分周波数がそれぞれ異ならなくてもよく、微分回路 $12_1 \sim 12_n$ のうちの一部分が同一の微分周波数を有してもよい。

【0107】

(第4の実施の形態)

図5は、第4の実施の形態に係る映像表示装置の構成を示すブロック図である。

【0108】

第4の実施の形態に係る映像表示装置100は、第3の実施の形態に係る複数の走査速度変調回路ブロック $50_1 \sim 50_n$ が各々ローパスフィルタ（以下、LPFと略記する） $14_1 \sim 14_n$ （ n は2以上の整数）をさらに備える点を除き第3の実施の形態に係る映像表示装置100と同様の構成を有する。

【0109】

走査速度変調回路ブロック $50_1 \sim 50_n$ において、LPF $14_1 \sim 14_n$ は位相補正回路11の前段に設けられる。LPF $14_1 \sim 14_n$ のカットオフ周波数はそれぞれ異なる。より高い微分周波数を有する微分回路の前段に、より高いカットオフ周波数を有するLPFが接続される。より低い微分周波数を有する微分回路の前段に、より低いカットオフ周波数を有するLPFが接続される。これにより、微分回路 $12_1 \sim 12_n$ の各々は、予め設定された周波数領域に応じた周波数の輝度信号Y0を1次微分することができる。

【0110】

例えば、 n が2の場合、LPF 14_1 のカットオフ周波数は、LPF 14_2 のカットオフ周波数よりも低い。それにより、LPF 14_1 を通過する低い周波数

の輝度信号 Y_0 は微分周波数の低い微分回路 12_1 へ与えられる。これにより、微分回路 12_1 では、低い周波数を有する輝度信号 Y_0 の 1 次微分が行われる。

【0111】

一方、LPF 14_2 を通過する高い周波数の輝度信号 Y_0 は微分周波数の高い微分回路 12_2 へ与えられる。これにより、微分回路 12_2 では、高い周波数を有する輝度信号 Y_0 の 1 次微分が行われる。

【0112】

カットオフ周波数の低い LPF 14_1 および微分周波数の低い微分回路 12_1 を備える走査速度変調回路ブロック 50_1 は、ターン数の多い VM コイル 21_1 に接続される。

【0113】

また、カットオフ周波数の高い LPF 14_2 および微分周波数の高い微分回路 12_2 を備える走査速度変調回路ブロック 50_2 は、ターン数の少ない VM コイル 21_2 に接続される。

【0114】

このように、カットオフ周波数の低い LPF および微分周波数の低い微分回路とターン数の多い VM コイルとの組合せにより、低周波領域における電子ビームの走査速度変調を行うことができ、カットオフ周波数の高い LPF および微分周波数の高い微分回路とターン数の少ない VM コイルとの組合せにより、高周波領域における電子ビームの走査速度変調を行うことができる。したがって、LPF $14_1 \sim 14_n$ と微分回路 $12_1 \sim 12_n$ と走査速度変調回路ブロック $50_1 \sim 50_n$ との組み合わせより、非常に多くの周波数領域において電子ビームの水平走査速度を変調することが可能となり、輝度信号の周波数に応じた詳細な輪郭補正が可能となる。その結果、非常に多くの周波数成分を有する映像を鮮明に表示することが可能となる。

【0115】

なお、すべての LPF $14_1 \sim 14_n$ のカットオフ周波数がそれぞれ異ならなくてもよく、LPF $14_1 \sim 14_n$ のうちの一部が同一のカットオフ周波数を有してもよい。

【0 1 1 6】

(第 5 の実施の形態)

図 6 は、第 5 の実施の形態に係る映像表示装置の構成を示すブロック図である。

【0 1 1 7】

第 5 の実施の形態に係る映像表示装置 1 0 0 は、第 3 の実施の形態に係る複数の微分回路 $1\ 2_1 \sim 1\ 2_n$ に代えて 1 次微分回路 $1\ 5_1 \sim n$ 次微分回路 $1\ 5_n$ を備える点を除き第 3 の実施の形態に係る映像表示装置 1 0 0 と同様の構成を有する。

【0 1 1 8】

1 次微分回路 $1\ 5_1$ は与えられる輝度信号 $Y\ 0$ の 1 次微分を行い、 n 次微分回路 $1\ 5_n$ は与えられる輝度信号 $Y\ 0$ の n 次微分を行う。ここで、 n は 2 以上の整数である。

【0 1 1 9】

例えば、 n が 2 の場合、1 次微分回路 $1\ 5_1$ は位相補正回路 1 1 より与えられる輝度信号 $Y\ 0$ の 1 次微分を行い、2 次微分回路 $1\ 5_2$ は位相補正回路 1 1 より与えられる輝度信号 $Y\ 0$ の 2 次微分を行う。

【0 1 2 0】

1 次微分回路 $1\ 5_1 \sim n$ 次微分回路 $1\ 5_n$ を備える走査速度変調回路ブロック $5\ 0_1 \sim 5\ 0_n$ は、第 2 の実施の形態と同様の VM コイル $2\ 1_1 \sim 2\ 1_n$ にそれぞれ接続される。

【0 1 2 1】

ここで、 n が 2 である場合の映像表示装置 1 0 0 の構成および動作について、図 7 および図 8 に基づき説明する。

【0 1 2 2】

図 7 は、2 つの走査速度変調回路ブロックが設けられた第 5 の実施の形態に係る映像表示装置の一例を示すブロック図である。図 8 は、図 7 の走査速度変調回路ブロックに与えられる輝度信号、走査速度変調回路ブロックより VM コイルへ供給される速度変調電流および複数の VM コイルにより発生される速度変調磁界

の波形を示す模式図である。

【0123】

n が2の場合、映像表示装置100は2つの走査速度変調回路ブロック50₁、50₂を備える。

【0124】

走査速度変調回路ブロック50₁、50₂において、各々の位相補正回路11には輝度信号処理回路1から図8(a)に示される輝度信号Y0が入力される。

【0125】

走査速度変調回路ブロック50₁において、位相補正回路11から1次微分回路15₁に与えられる輝度信号Y0は、1次微分回路15₁により1次微分され、速度変調信号が生成される。VMドライブ回路13は生成された速度変調信号に基づいて図8(b)の一点鎖線で示される速度変調電流VMI1をVMコイル21₁へ供給する。これにより、VMコイル21₁は速度変調磁界M1を発生する。

【0126】

走査速度変調回路ブロック50₂において、位相補正回路11から2次微分回路15₂に与えられる輝度信号Y0は、2次微分回路15₂により2次微分され、速度変調信号が生成される。VMドライブ回路13は生成された速度変調信号に基づいて図8(b)の破線で示される速度変調電流VMI2をVMコイル21₂へ供給する。これにより、VMコイル21₂は速度変調磁界M2を発生する。

【0127】

図8(c)にVMコイル21₁による速度変調磁界M1の波形の一例が一点鎖線により示され、VMコイル21₂による速度変調磁界M2の波形の一例が一点鎖線により示され、速度変調磁界M1と速度変調磁界M2とを合成した場合の速度変調磁界M12の一例が実線により示されている。

【0128】

図8(c)によれば、速度変調磁界M1と速度変調磁界M2とを合成した速度変調磁界M12の波形においては、速度変調磁界M1に比べて、立ち上がりおよび立下り時間が短くなっている。この場合、速度変調の立ち上がりおよび立下り

をより急峻に行うことができるので、映像の輪郭補正がより強力に行なわれる。

【0129】

ところで、図6の映像表示装置100において、輝度信号Y0に対しn次微分が行われる場合、それにより生成される速度変調信号の周波数は、nが大きくなるにつれて高くなる。

【0130】

そこで、本実施の形態においては、より高次の微分回路を有する走査速度変調回路ブロックがより少ないターン数を有するVMコイルに接続され、より低次の微分回路を有する走査速度変調回路ブロックがより多いターン数を有するVMコイルに接続される。それにより、より高次の微分回路に接続されるVMドライブ回路がより高い周波数の速度変調信号に追従することができ、より低次の微分回路に接続されるVMドライブ回路がより低い周波数の速度変調信号に追従することができる。

【0131】

図7によれば、1次微分回路15₁を備える走査速度変調回路ブロック50₁は、ターン数の多いVMコイル21₁に接続されており、2次微分回路15₂を備える走査速度変調回路ブロック50₂は、ターン数の少ないVMコイル21₂に接続されている。この場合、VMコイル21₂のターン数が少ないので、VMドライブ回路13が高い周波数を有する速度変調信号に追従することができる。

【0132】

このように、低次の微分回路とターン数の多いVMコイルとの組合せにより、低周波領域における電子ビームの走査速度変調を行うことができ、高次の微分回路とターン数の少ないVMコイルとの組合せにより、高周波領域における電子ビームの走査速度変調を行うことができる。したがって、種々の周波数領域において、電子ビームの水平走査速度を変調することが可能となり、輝度信号の周波数に応じた強力な輪郭補正が可能となる。その結果、種々の周波数成分を有する映像を鮮明に表示することが可能となる。

【0133】

なお、1次微分回路15₁～n次微分回路15_nのうちの全てがそれぞれ異な

る次数の微分を行わなくてもよく、1次微分回路 $15_1 \sim n$ 次微分回路 15_n のうちの一部が同一の次数の微分を行ってもよい。

【0134】

(第6の実施の形態)

図9は、第6の実施の形態に係る映像表示装置の構成を示すブロック図である。

【0135】

第6の実施の形態に係る映像表示装置100は、第1の実施の形態に係る複数の走査速度変調回路ブロック $50_1 \sim 50_n$ に代えて2つのVMドライブ回路13a, 13bを有する1つの走査速度変調回路ブロック50を備える点および第1の実施の形態に係る複数のVMコイル $20_1 \sim 20_n$ に代えて1対のVMコイル22a, 22bを備える点を除き第1の実施の形態に係る映像表示装置100と同様の構成を有する。

【0136】

本実施の形態に係る走査速度変調回路ブロック50においては、微分回路12により生成された速度変調信号が2つのVMドライブ回路13a, 13bへ与えられる。

【0137】

VMコイル22a, 22bの各々はサドル型コイルにより構成され、一方のサドル型コイルおよび他方のサドル型コイルがそれぞれCRT5の上部および下部に互いに対向するように取り付けられる。また、VMコイル22a, 22bのターン数は同じである。

【0138】

VMドライブ回路13aはVMコイル22aに接続されており、速度変調信号に基づく速度変調電流VM IをVMコイル22aへ供給する。また、VMドライブ回路13bはVMコイル22bに接続されており、速度変調信号に基づく速度変調電流VM IをVMコイル22bへ供給する。

【0139】

この場合、VMコイル22a, 22bの各々により発生される速度変調磁界は

、従来の 1 個の VM コイルを用いた場合における速度変調磁界に比べて半分にすることができる。したがって、従来の 1 個の VM コイルを用いた場合に得られる速度変調磁界を確保しつつ、VM コイル 2 2 a, 2 2 b の各々のインダクタンスを $1/2$ とすることができる。

【0 1 4 0】

本実施の形態に係る映像表示装置 1 0 0 においては、2 つの VM ドライブ回路 1 3 a, 1 3 b および 1 対の VM コイル 2 2 a, 2 2 b が設けられることにより、上述のように VM コイル 2 2 a, 2 2 b の各々のインダクタンスを $1/2$ に小さくすることができる。これにより、速度変調信号の周波数が高い場合でも、各 VM ドライブ回路 1 3 a, 1 3 b が速度変調信号の周波数に追従することができる。すなわち、VM コイル 2 2 a, 2 2 b の各々に供給する速度変調電流 VM I が速度変調信号に追従することができる。したがって、高い周波数領域においても電子ビームの水平走査速度を変調することが可能となり、高周波成分を含む映像の輪郭補正を行うことができる。その結果、高い周波数成分を有する映像を鮮明に表示することができる。

【0 1 4 1】

(第 7 の実施の形態)

図 1 0 は、第 7 の実施の形態に係る映像表示装置の構成を示すブロック図であり、図 1 1 は図 1 0 の速度変調コイルの形状および構成を示す模式図である。

【0 1 4 2】

第 7 の実施の形態に係る映像表示装置 1 0 0 は、第 1 の実施の形態に係る複数の走査速度変調回路ブロック $5 0_1 \sim 5 0_n$ に代えて 1 つの走査速度変調回路ブロック 5 0 を備える点および第 1 の実施の形態に係る複数の VM コイル $2 0_1 \sim 2 0_n$ に代えて 1 対の VM コイル 2 3 a, 2 3 b を備える点を除き第 1 の実施の形態に係る映像表示装置 1 0 0 と同様の構成を有する。

【0 1 4 3】

図 1 1 (a) に示すように、VM コイル 2 2 a と VM コイル 2 3 b とは並列に接続されている。それにより、VM コイル 2 3 a, 2 3 b の合成インダクタンスは、1 つの VM コイルのインダクタンスの $1/2$ となる。

【 0 1 4 4 】

VMコイル23a, 23bを等価回路で表すと、図11(b)のようになる。
なお、図11(b)において、各VMコイル23a, 23bは1ターンを有する
ように表されているが、実際には数ターンを有する。また、本実施の形態におい
て、上部のVMコイル23aおよび下部のVMコイル23bのターン数は同一で
ある。VMドライブ回路13は、並列に接続されたVMコイル23a, 23bに
接続されている。

【 0 1 4 5 】

走査速度変調回路ブロック50のVMドライブ回路13からVMコイル23a
, 23bへ速度変調電流VMIが供給されると、VMコイル23a, 23bから
速度変調磁界が発生され、電子ビームの速度変調が行われる。

【 0 1 4 6 】

本実施の形態に係る映像表示装置100においては、上部のVMコイル23a
および下部のVMコイル23bが並列に接続されることにより、上述のようにV
Mコイル23a, 23bの合成インダクタンスが従来の1つのVMコイルを用い
た場合の1/2となる。これにより、速度変調信号の周波数が高い場合でも、V
Mドライブ回路13が速度変調信号の周波数に追従することができる。すなわち
、VMコイル23a, 23bに供給する速度変調電流VMIが速度変調信号に追
従することができる。したがって、高い周波数領域においても電子ビームの水平
走査速度を変調することが可能となり、高周波成分を含む映像の輪郭補正を行う
ことができる。その結果、高い周波数成分を有する映像を鮮明に表示することが
できる。

【 0 1 4 7 】

以上、第1～第7の実施の形態において、輝度信号処理回路1、色差信号処理
回路2、RGBマトリクス回路3、CRTドライブ回路4、CRT5、水平偏向
回路90、垂直偏向回路91、水平偏向コイル92および垂直偏向コイル93に
より構成される装置が電子ビーム走査装置に相当し、VMコイル20₁～20_n
, 21₁～21_n, 22a, 22b, 23が速度変調コイルに相当し、走査速度
変調回路ブロック50, 50₁～50_nが速度変調回路に相当する。



【0148】

また、微分回路 12 、 $12_1 \sim 12_n$ および 1 次微分回路 $15_1 \sim n$ 次微分回路 15_n が微分回路に相当し、 $LPF14_1 \sim 14_n$ が低域通過フィルタに相当し、 $CRT5$ が陰極線管に相当し、水平偏向回路 90 および水平偏向コイル 92 が水平偏向装置に相当し、垂直偏向回路 91 および垂直偏向コイル 93 が垂直偏向装置に相当する。

【0149】

さらに、 VM コイル $22a$ 、 $22b$ が第 1 および第 2 の速度変調コイルに相当し、第 6 の実施の形態に係る VM ドライブ回路 $13a$ 、 $13b$ が第 1 および第 2 の電流供給回路に相当し、微分回路 12 が信号生成回路に相当し、第 7 の実施の形態に係る走査速度変調回路ブロック 50 の VM ドライブ回路 13 が電流供給回路に相当する。

【0150】

【発明の効果】

本発明に係る映像表示装置においては、電子ビーム走査装置により、入力された輝度信号に応じた電子ビームが画面上に走査され、画面上に輝度分布が生じることにより、映像が表示される。また、複数の走査速度変調回路により複数の速度変調コイルにそれぞれ走査速度の変調のための電流が供給される。それにより、複数の速度変調コイルからそれぞれ変調磁界が発生され、電子ビームの走査速度が変調される。

【0151】

この場合、複数の速度変調コイルが設けられることにより、各速度変調コイルのインダクタンスを小さくすることができるので、各速度変調コイルに印加すべき電圧を低減することができるとともに、各速度変調コイルのカットオフ周波数を高めることができる。それにより、各走査速度変調回路が高い周波数に追従することができる。

【0152】

したがって、輝度信号が高周波成分を含む場合でも、速度変調機能の能力を低下させることなく、高い周波数領域においても電子ビームの走査速度を変調する



ことが可能となり、高周波成分を含む映像の輪郭補正を行うことができる。その結果、高い周波数成分を有する映像を鮮明に表示することができる。

【図面の簡単な説明】

【図 1】

第 1 の実施の形態に係る映像表示装置の構成を示すブロック図

【図 2】

図 1 の映像表示装置の動作を説明するための波形図

【図 3】

第 2 の実施の形態に係る映像表示装置の構成を示すブロック図

【図 4】

第 3 の実施の形態に係る映像表示装置の構成を示すブロック図

【図 5】

第 4 の実施の形態に係る映像表示装置の構成を示すブロック図

【図 6】

第 5 の実施の形態に係る映像表示装置の構成を示すブロック図

【図 7】

2 つの走査速度変調回路ブロックが設けられた第 5 の実施の形態に係る映像表示装置の一例を示すブロック図

【図 8】

図 7 の走査速度変調回路ブロックに与えられる輝度信号、走査速度変調回路ブロックより VM コイルへ供給される速度変調電流および複数の VM コイルにより発生される速度変調磁界の波形を示す模式図

【図 9】

第 6 の実施の形態に係る映像表示装置の構成を示すブロック図

【図 1 0】

第 7 の実施の形態に係る映像表示装置の構成を示すブロック図

【図 1 1】

図 1 0 の速度変調コイルの形状および構成を示す模式図

【図 1 2】

速度変調用信号発生回路の構成を示すブロック図

【図 1 3】

図 1 2 の速度変調コイルの形状および構成を示す模式図

【図 1 4】

図 1 2 の速度変調用信号発生回路の動作を説明するための波形図

【符号の説明】

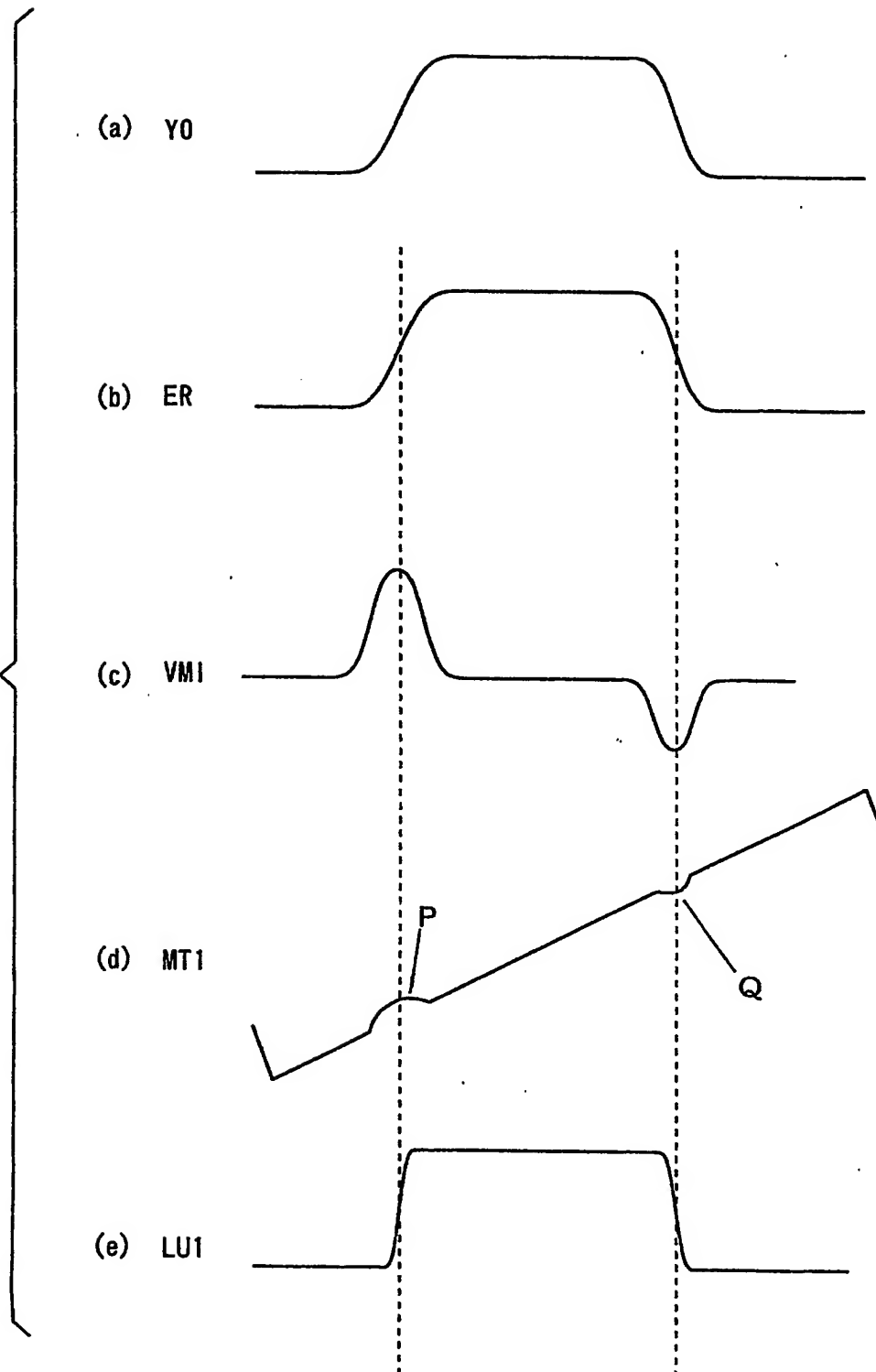
- 1 輝度信号処理回路
- 2 色差信号処理回路
- 3 RGBマトリクス回路
- 4 CRTドライブ回路
- 5 CRT
- $12, 12_1 \sim 12_n$ 微分回路
- $13, 13a, 13b$ VMドライブ回路
- $50, 50_1 \sim 50_n$ 走査速度変調回路ブロック
- 90 水平偏向回路
- 91 垂直偏向回路
- 92 水平偏向コイル
- 93 垂直偏向コイル
- $14_1 \sim 14_n$ LPF
- 15_1 1次微分回路
- 15_n n次微分回路
- $20_1 \sim 20_n, 21_1 \sim 21_n, 22a, 22b, 23$ VMコイル

【図 1】

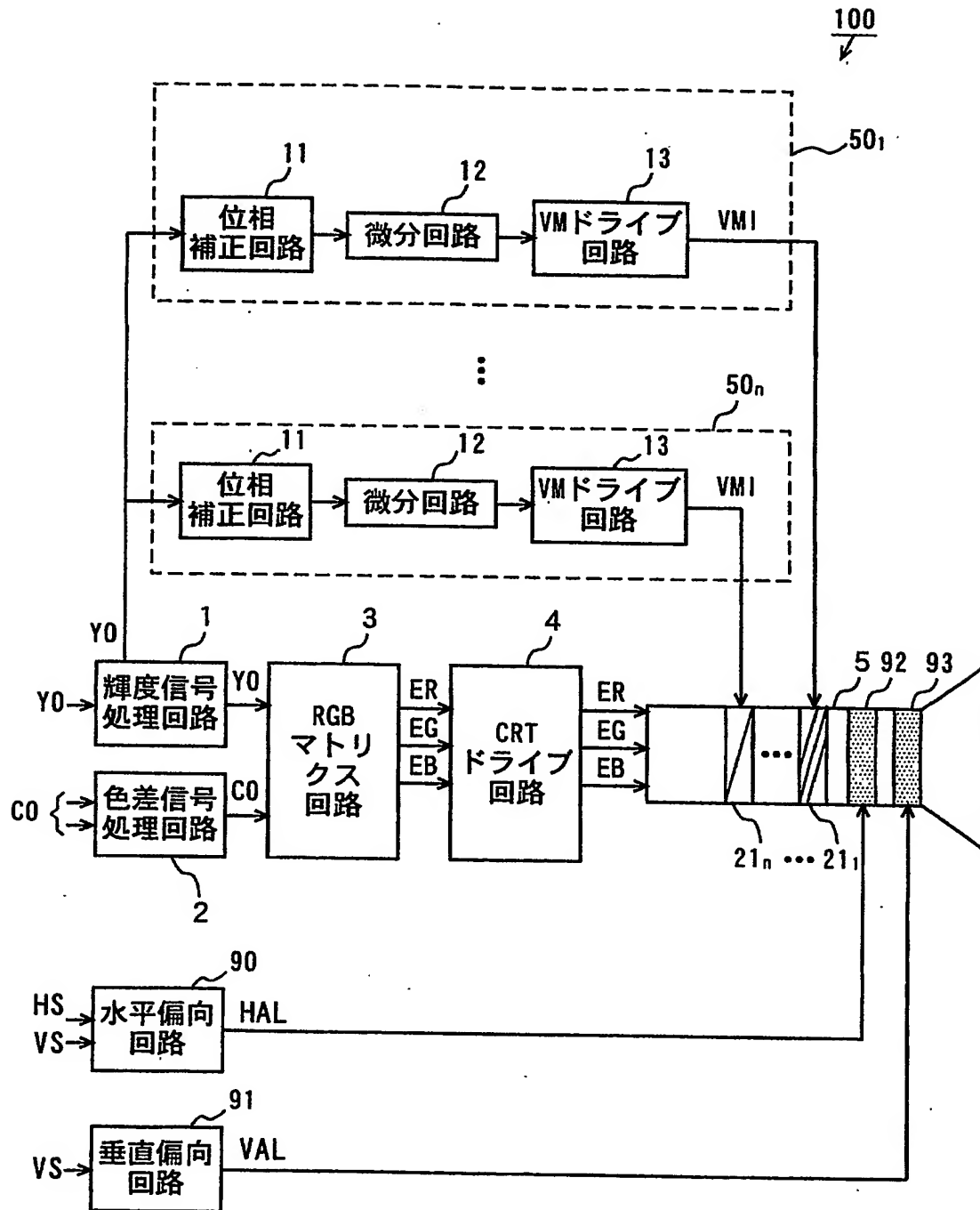




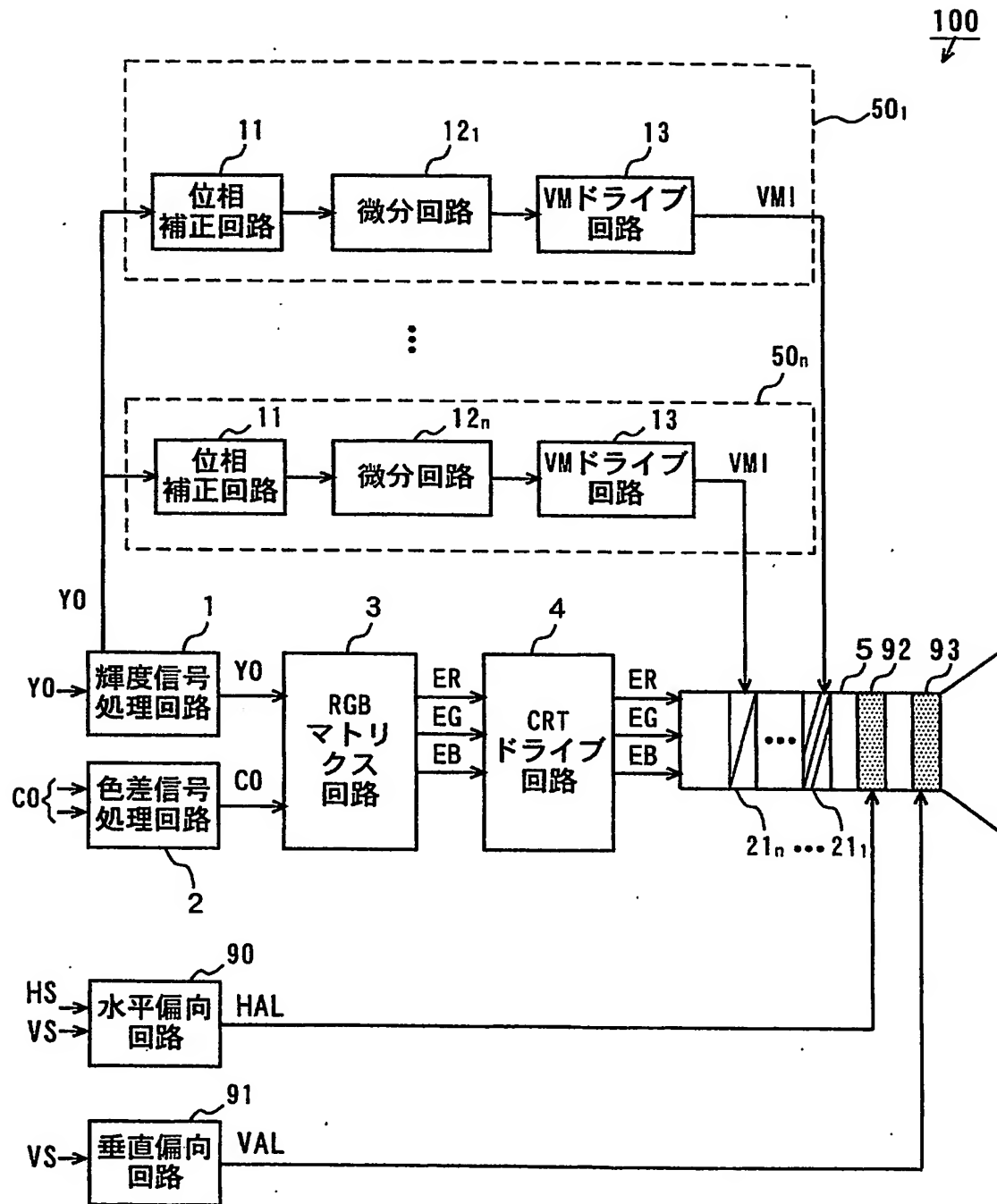
【図 2】



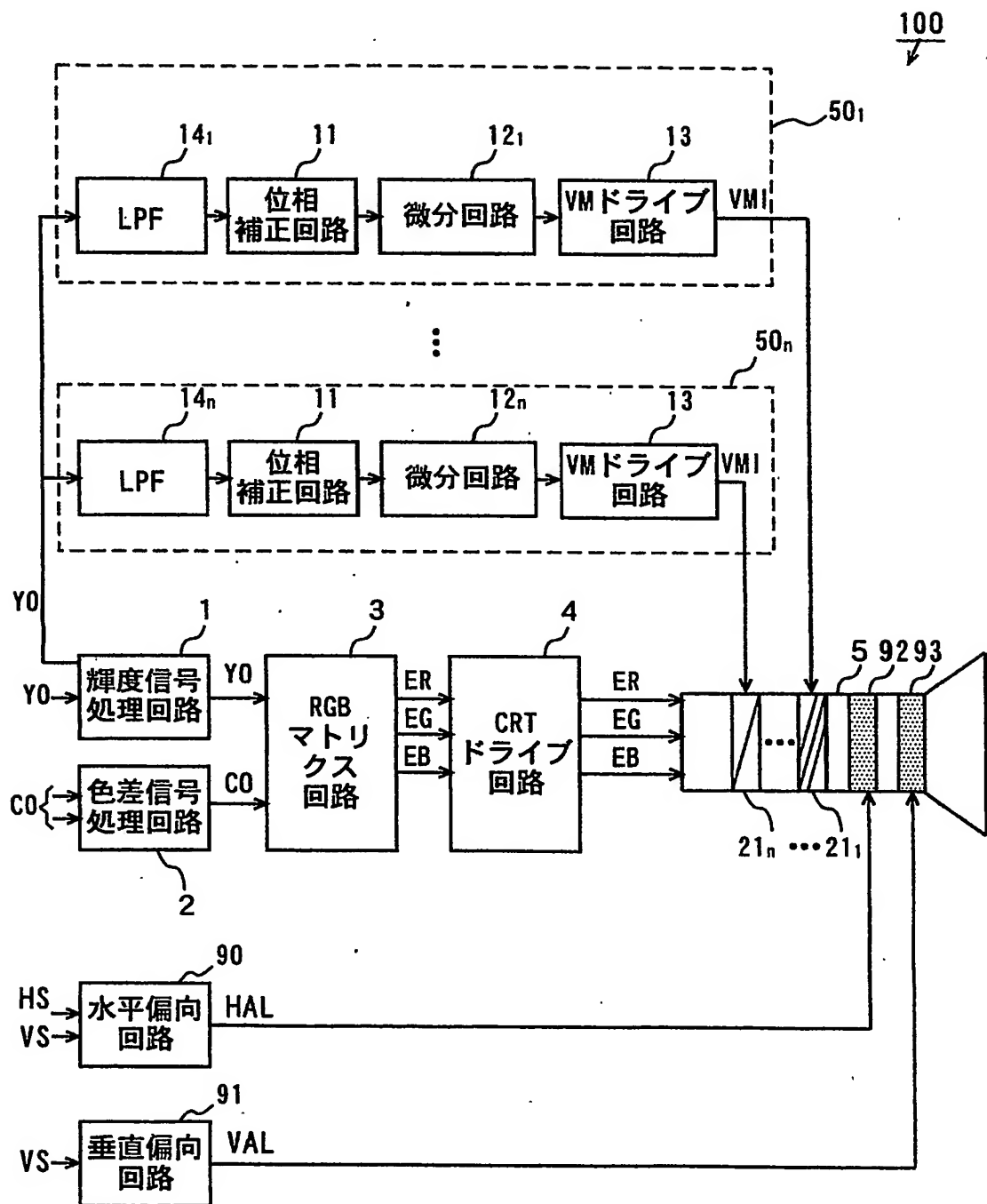
【図 3】



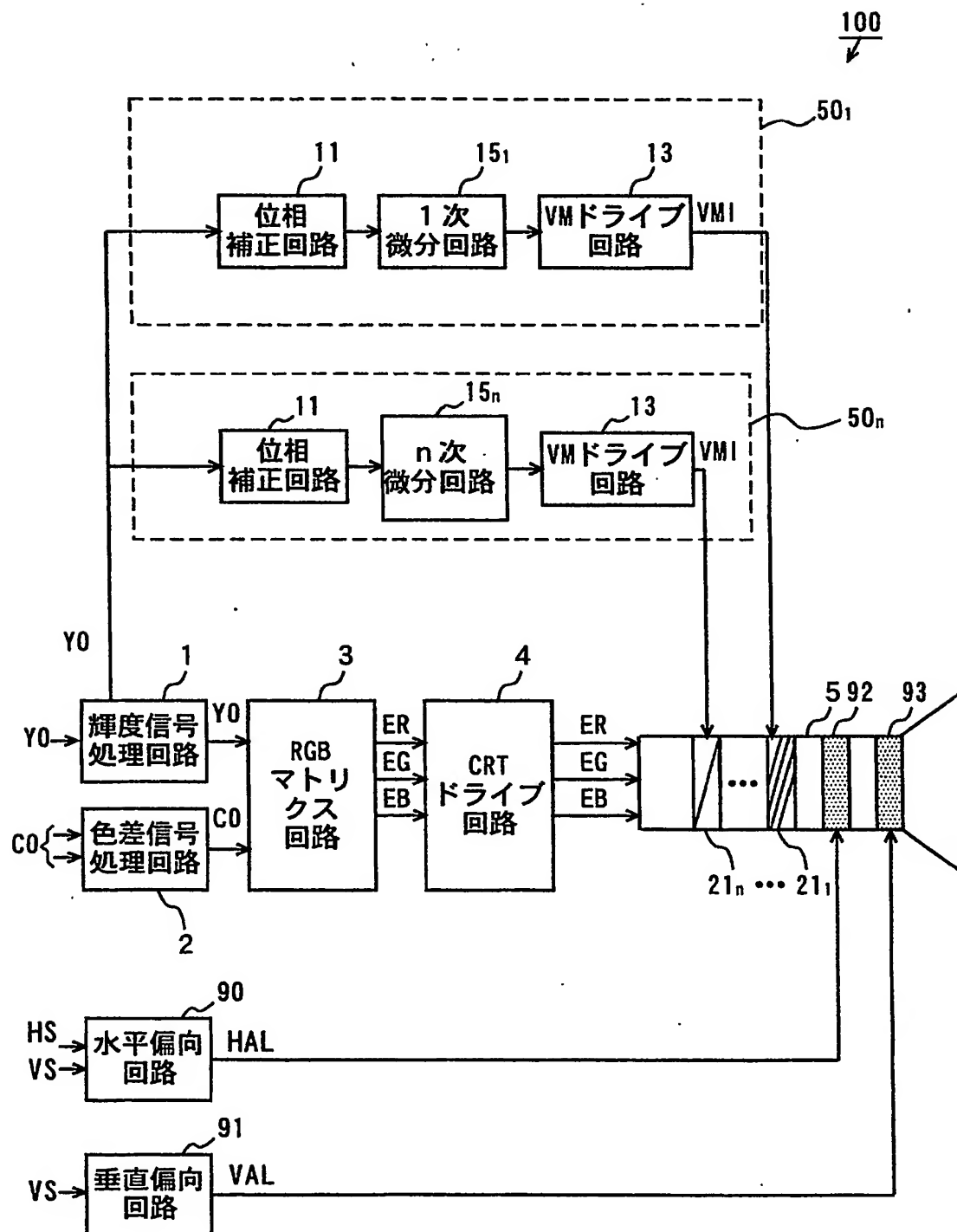
【図 4】



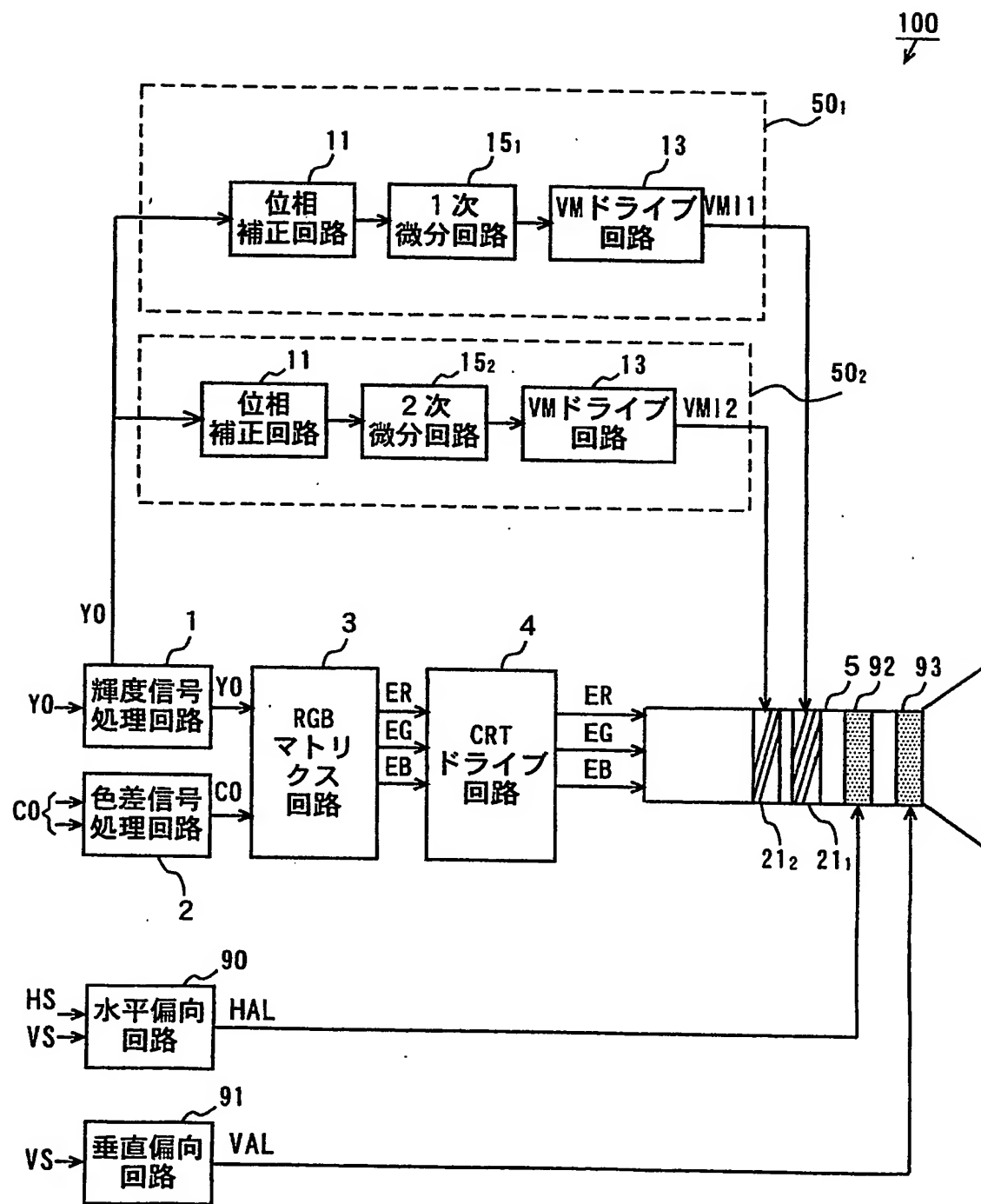
【図 5】



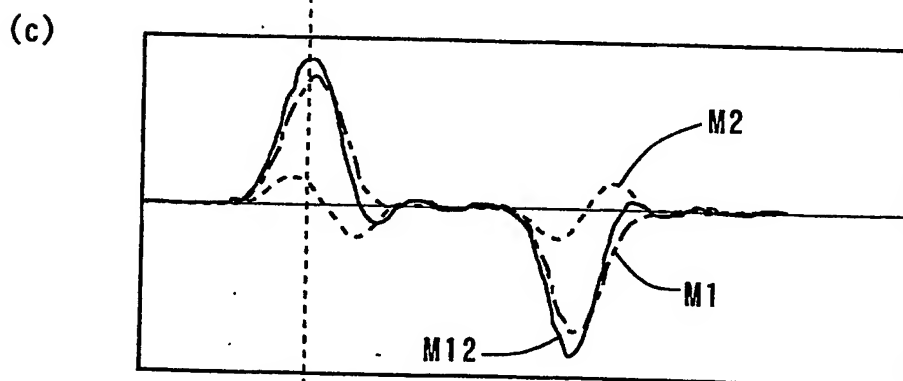
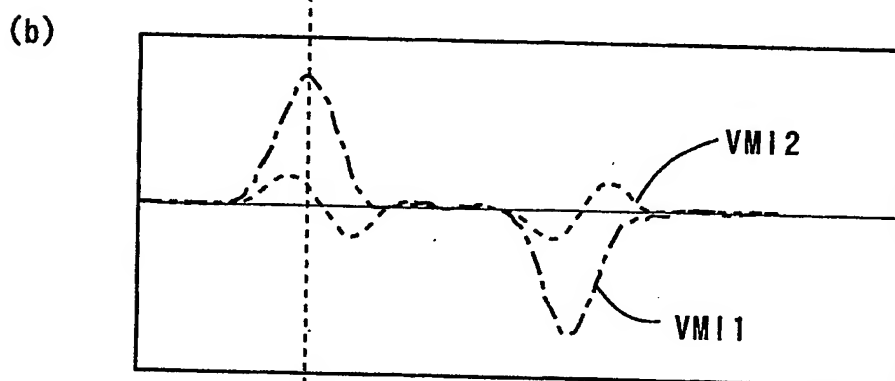
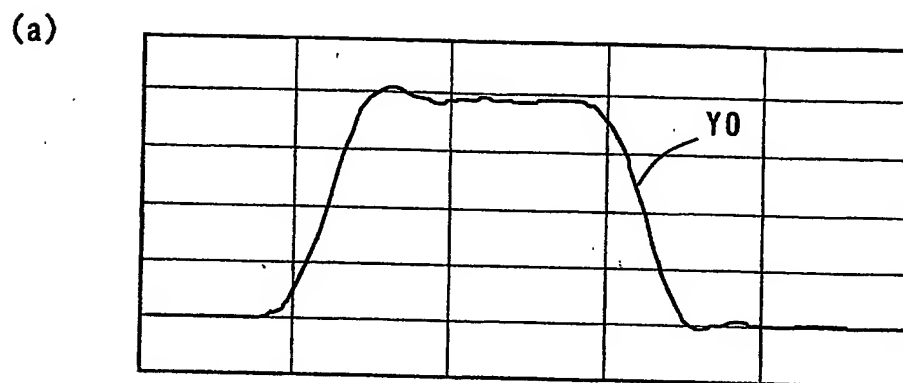
【図6】



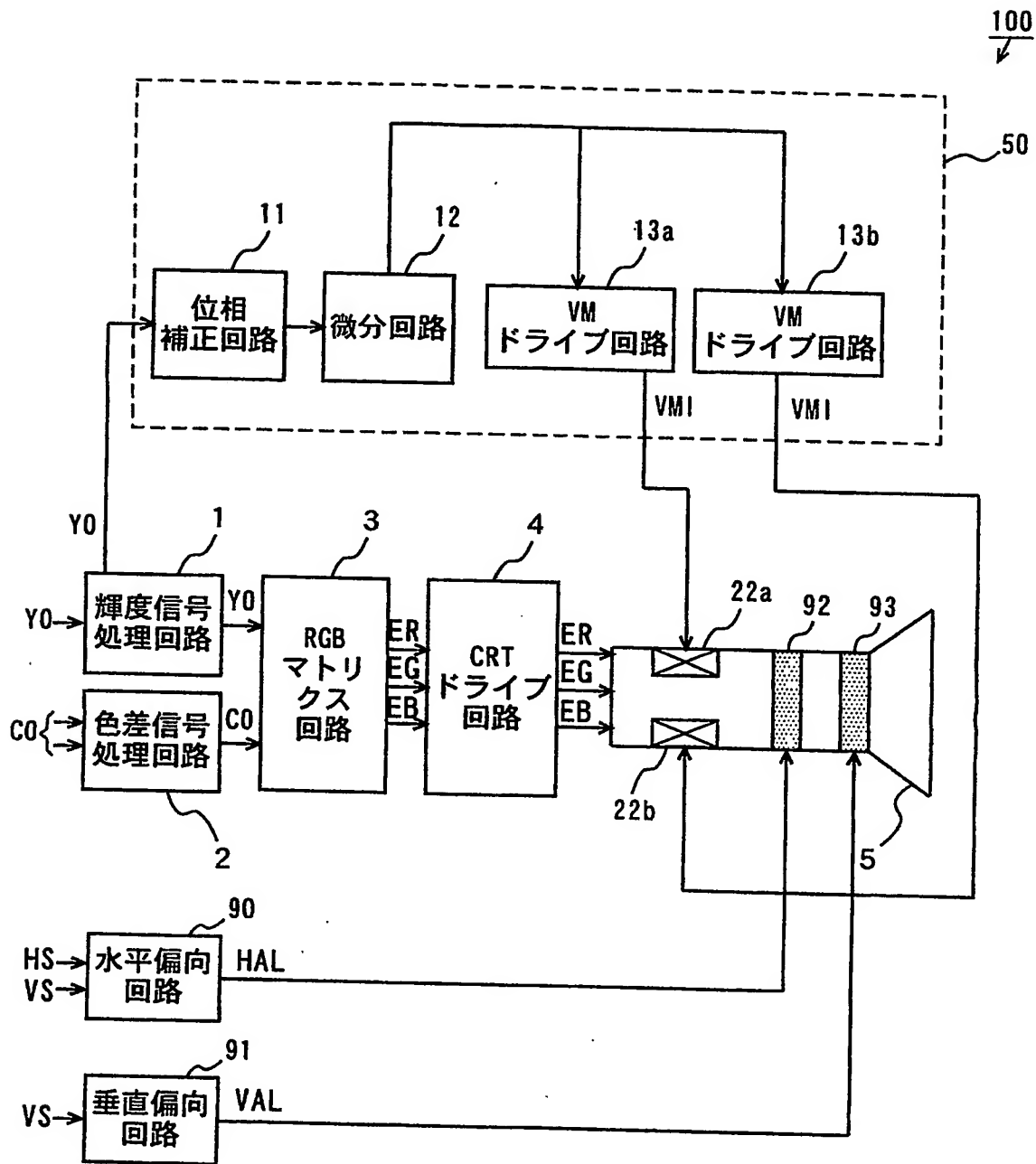
【図 7】



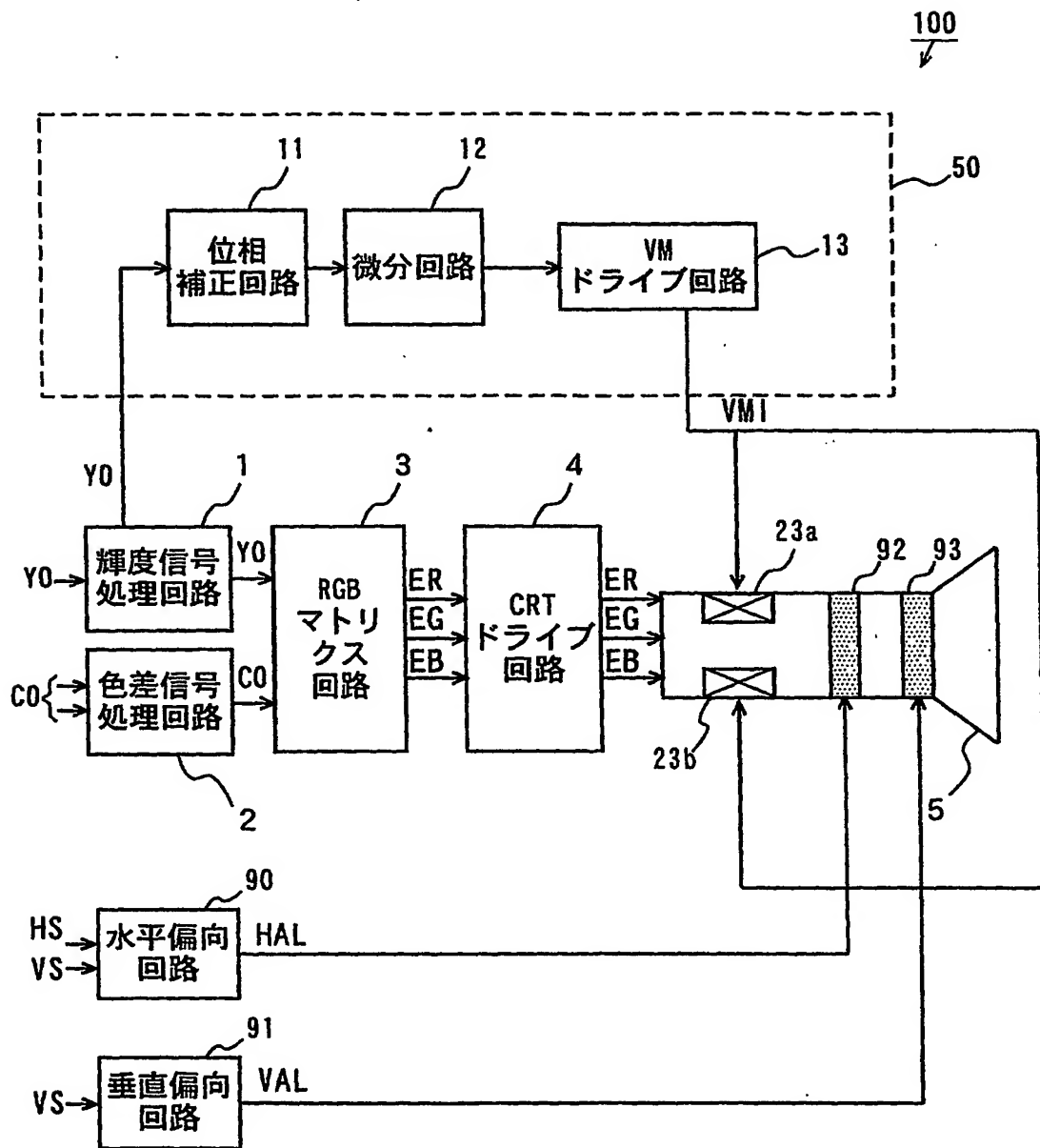
【図8】



【図9】

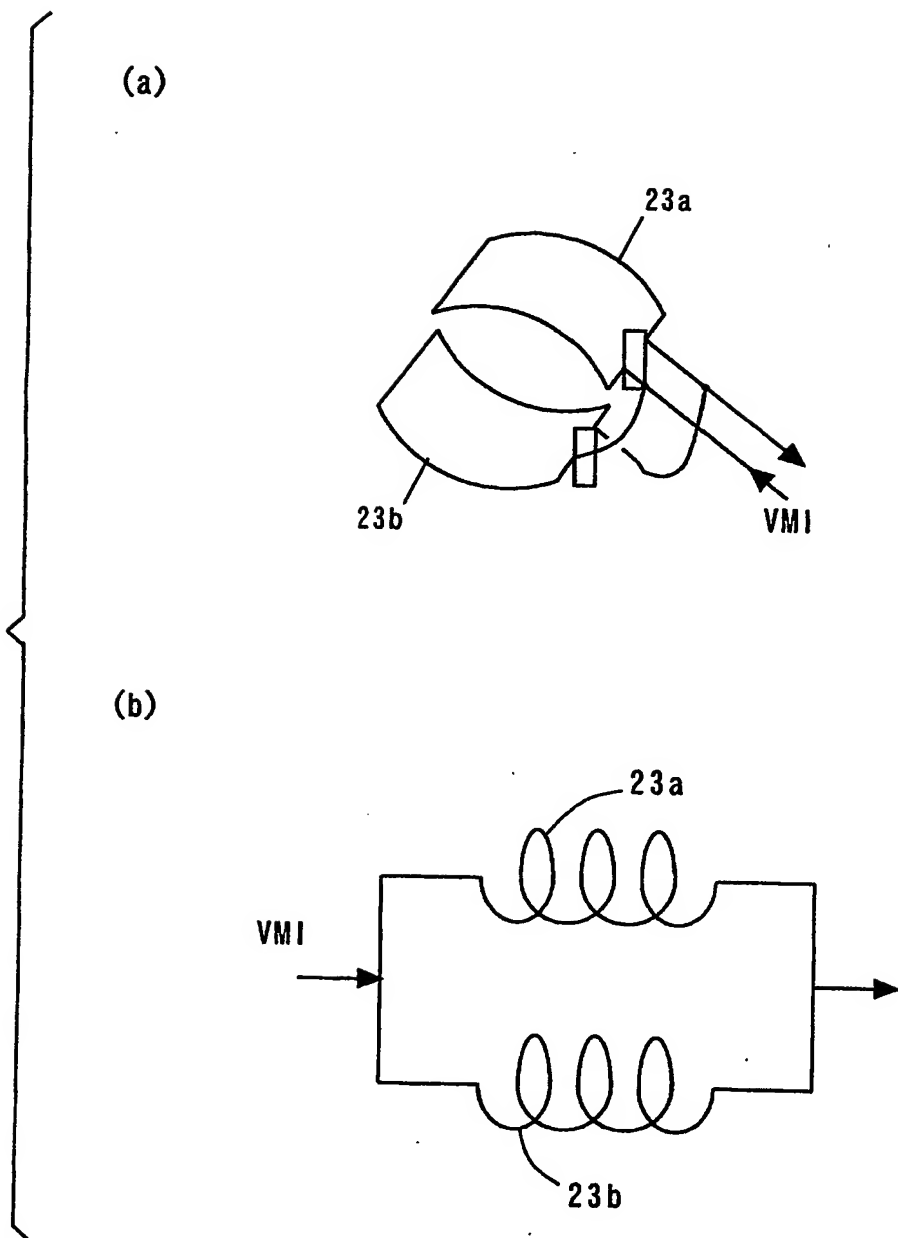


【図10】

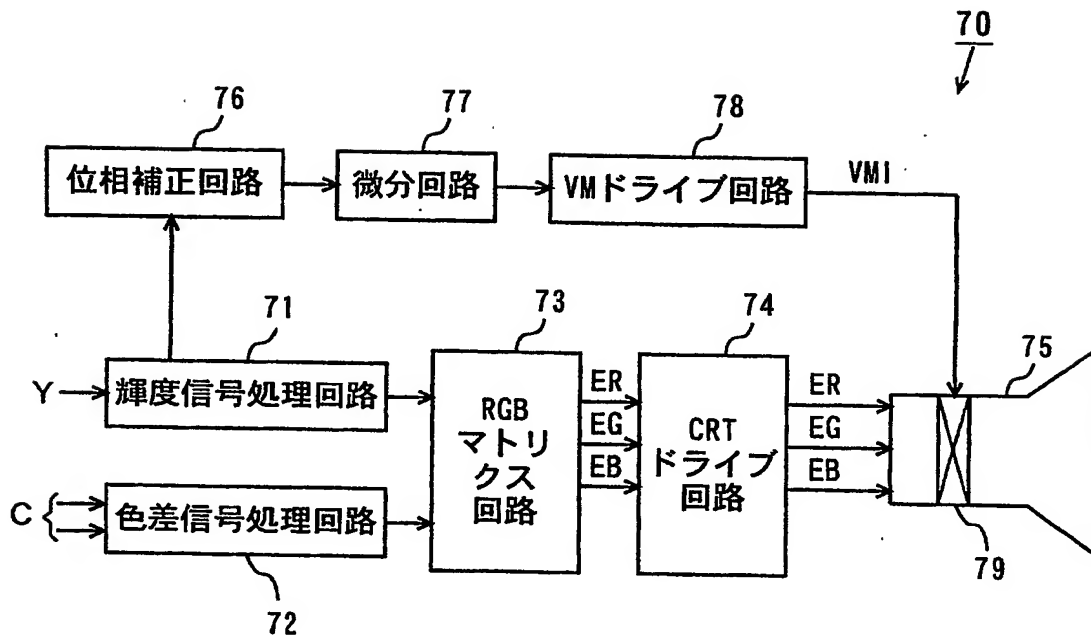




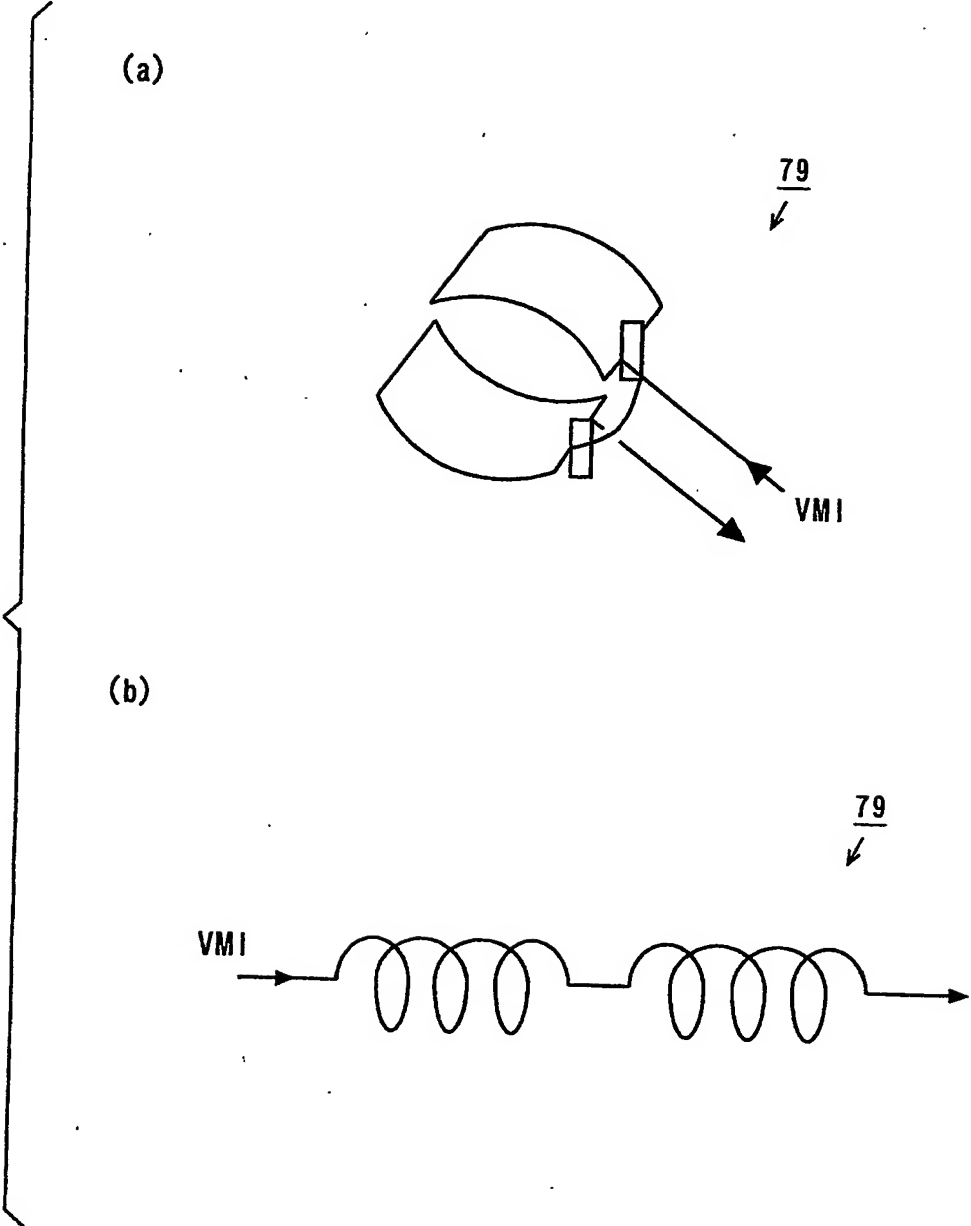
【図 1 1】



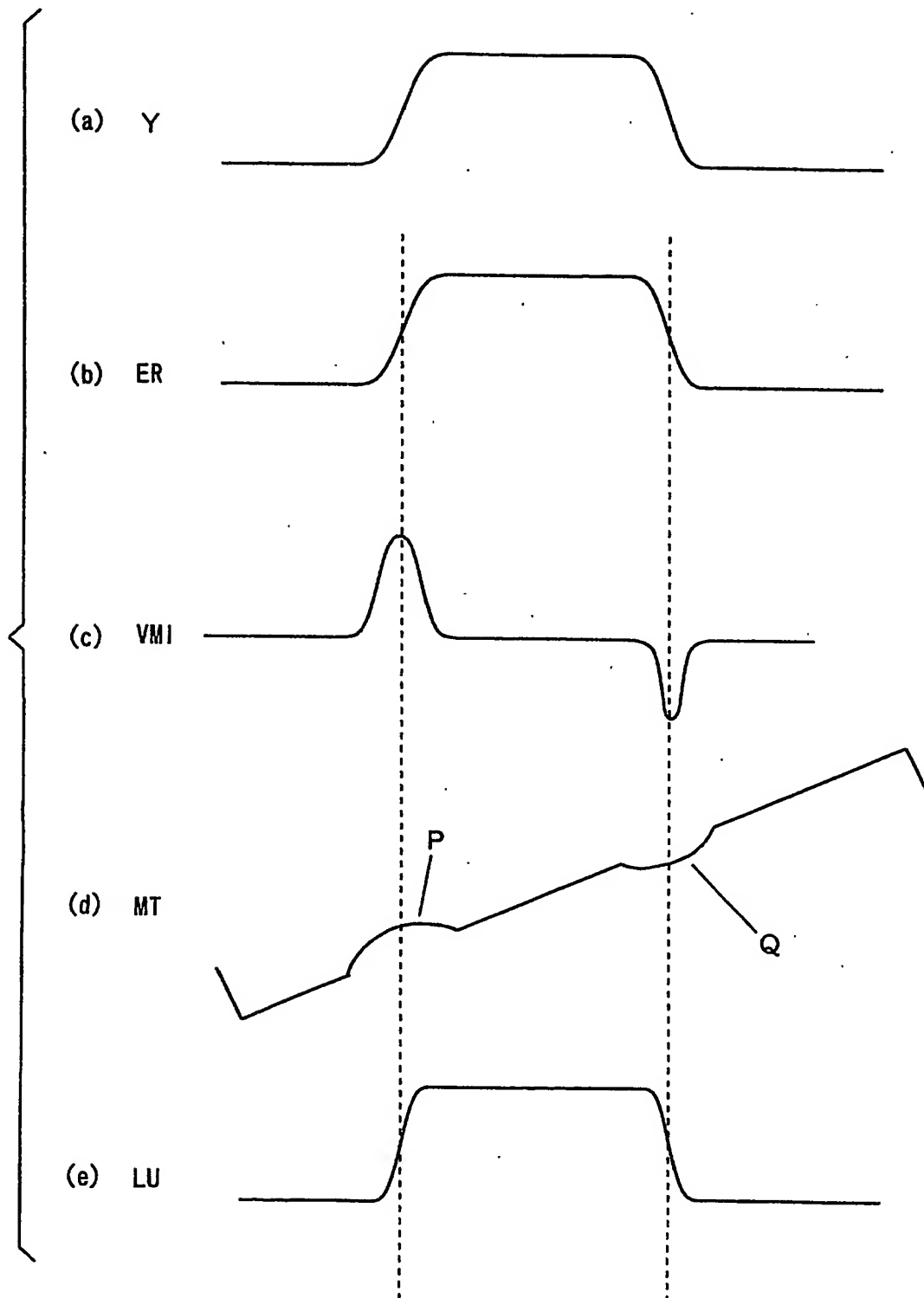
【図 12】



【図 1 3】



【図14】



【書類名】 要約書

【要約】

【課題】 高周波成分を含む映像の輪郭補正を行うことができる映像表示装置を提供する。

【解決手段】 映像表示装置100は、輝度信号処理回路1、色差信号処理回路2、RGBマトリクス回路3、CRTドライブ回路4、CRT5、複数のVMコイル $20_1 \sim 20_n$ 、複数の走査速度変調回路ブロック $50_1 \sim 50_n$ 、水平偏向回路90、垂直偏向回路91、水平偏向コイル92および垂直偏向コイル93を備える。電子ビームは、水平偏向コイル92および垂直偏向コイル93により水平走査および垂直走査される。複数の走査速度変調回路ブロック $50_1 \sim 50_n$ より複数のVMコイル $20_1 \sim 20_n$ へ速度変調電流VMIが供給される。それにより、複数のVMコイル $20_1 \sim 20_n$ から水平偏向磁界が発生され、水平方向に走査される電子ビームが局部的に速度変調される。

【選択図】 図1

出 願 人 履 歴 情 報

識別番号 [000005821]

1. 変更年月日	1990年 8月28日
[変更理由]	新規登録
住 所	大阪府門真市大字門真1006番地
氏 名	松下電器産業株式会社